

INTERNATIONAL STANDARD

NORME INTERNATIONALE

**2382 / III**

INTERNATIONAL ORGANIZATION FOR STANDARDIZATION • МЕЖДУНАРОДНАЯ ОРГАНИЗАЦИЯ ПО СТАНДАРТИЗАЦИИ • ORGANISATION INTERNATIONALE DE NORMALISATION

Data processing — Vocabulary — Section 03 : Equipment technology (Selected terms)

First edition — 1976-05-01

Traitement de l'information — Vocabulaire — Chapitre 03 : Matériel et technologie (Sélection de termes)

Première édition — 1976-05-01

UDC/CDU 681.3 : 001.4

Ref. No. ISO 2382/III-1976 (E/F)

Descriptors : data processing, data processing equipment, computer components, mode of operation, design, vocabulary / **Descripteurs** : traitement de l'information, matériel de traitement de l'information, organe de calculateur, mode opératoire, conception, vocabulaire.

Price based on 11 pages / Prix basé sur 11 pages

FOREWORD

ISO (the International Organization for Standardization) is a worldwide federation of national standards institutes (ISO Member Bodies). The work of developing International Standards is carried out through ISO Technical Committees. Every Member Body interested in a subject for which a Technical Committee has been set up has the right to be represented on that Committee. International organizations, governmental and non-governmental, in liaison with ISO, also take part in the work.

Draft International Standards adopted by the Technical Committees are circulated to the Member Bodies for approval before their acceptance as International Standards by the ISO Council.

International Standard ISO 2382/III was drawn up by Technical Committee ISO/TC 97, *Computers and information processing*, and circulated to the Member Bodies in August 1974.

It has been approved by the Member Bodies of the following countries :

Australia	Italy	Switzerland
Belgium	New Zealand	Turkey
Brazil	Poland	United Kingdom
Czechoslovakia	Romania	U.S.A.
France	South Africa, Rep. of	U.S.S.R.
Hungary	Spain	Yugoslavia
Ireland	Sweden	

The Member Body of the following country expressed disapproval of the document on technical grounds :

Germany

AVANT-PROPOS

L'ISO (Organisation Internationale de Normalisation) est une fédération mondiale d'organismes nationaux de normalisation (Comités Membres ISO). L'élaboration de Normes Internationales est confiée aux Comités Techniques ISO. Chaque Comité Membre intéressé par une étude a le droit de faire partie du Comité Technique correspondant. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec l'ISO, participent également aux travaux.

Les Projets de Normes Internationales adoptés par les Comités Techniques sont soumis aux Comités Membres pour approbation, avant leur acceptation comme Normes Internationales par le Conseil de l'ISO.

La Norme Internationale ISO 2382/III a été établie par le Comité Technique ISO/TC 97, *Calculateurs et traitement de l'information*, et soumise aux Comités Membres en août 1974.

Elle a été approuvée par les Comités Membres des pays suivants :

Afrique du Sud, Rép. d'	Irlande	Suisse
Australie	Italie	Tchécoslovaquie
Belgique	Nouvelle-Zélande	Turquie
Brésil	Pologne	U.R.S.S.
Espagne	Roumanie	U.S.A.
France	Royaume-Uni	Yougoslavie
Hongrie	Suède	

Le Comité Membre du pays suivant a désapprouvé le document pour des raisons techniques :

Allemagne

Data processing gives rise to numerous international exchanges of both intellectual and material nature. These exchanges often become difficult, either because of the great variety of terms used in various fields or languages to express the same concept, or because of the absence of or the imprecision of useful concepts.

To avoid misunderstandings due to this situation and to facilitate such exchanges, it is advisable to select terms to be used in various languages or in various countries to express the same concept and to establish definitions providing satisfactory equivalents for the various terms in different languages.

In accordance with the directions given to the ISO Sub-Committee in charge of the Vocabulary, the work on it has been mainly based on the usage to be found in the *Vocabulary of information processing** established and published by the International Federation for Information Processing and the International Computation Centre, and in the *USA Standard vocabulary for information processing* established, published and revised by the American National Standards Institute. The Sub-Committee also considered various international documents or drafts issued by ISO Technical Committee 97 and its Sub-Committees and other international organizations (such as the International Telecommunication Union) and national drafts or standards.

The definitions have been drawn up with the objective of achieving a proper balance between precision and simplicity. The main objective of this Vocabulary is to provide definitions that can be understood to have the same meaning by all concerned. It may thus be felt that some definitions are not sufficiently precise, do not include all cases, do not take into account certain exceptions, or are in conflict with established uses in particular fields of application.

In addition, the Vocabulary consists of several sections prepared over a long period of time and it may be that the preparation of the later sections introduces inconsistencies with the earlier ones.

These imperfections will be eliminated as far as possible in later editions. This procedure allows for immediate publication of needed sections and permits an element of flexibility in the preparation of a comprehensive vocabulary in view of the dynamics of language.

* North Holland Publishing Company — AMSTERDAM 1966.

**y/k

Le traitement de l'information donne lieu à de très nombreux échanges internationaux d'ordre intellectuel ou matériel qui sont souvent rendus difficiles soit par la diversité des termes employés dans différents milieux ou dans différentes langues pour exprimer une même notion, soit par l'absence ou l'imprécision des définitions des notions utiles.

Pour éviter les malentendus ayant leur origine dans le vocabulaire et faciliter les échanges, il convient de procéder à un choix des termes à employer dans les différentes langues ou dans les différents pays pour désigner la même notion, et de rédiger des définitions assurant une équivalence pratiquement satisfaisante entre ces différents termes.

Conformément aux directives reçues par le Sous-Comité de l'ISO chargé de l'étude du Vocabulaire, les travaux correspondants ont été essentiellement basés sur l'usage codifié dans le *Vocabulary of information processing** établi et publié par l'International Federation for Information Processing et le Centre International de Calcul, et dans le *USA Standard vocabulary for information processing* établi, publié et révisé par l'American National Standards Institute. Le Sous-Comité s'est appuyé en outre sur différents documents ou projets internationaux issus du Comité Technique 97 de l'ISO et de ses Sous-Comités ou d'autres organisations internationales (telles que l'Union Internationale des Télécommunications), ainsi que sur des normes ou projets nationaux.

Les définitions ont été conçues de façon telle qu'un équilibre raisonnable entre la précision et la simplicité soit atteint. L'objectif principal de ce Vocabulaire est de fournir des définitions qui puissent être reconnues comme ayant le même sens par tout lecteur concerné. Quelques définitions peuvent donc sembler insuffisamment précises, ne pas inclure tous les cas, ne pas tenir compte de certaines exceptions ou être en contradiction avec les usages établis dans des domaines d'application particuliers.

De plus, le Vocabulaire est constitué de plusieurs chapitres dont l'élaboration s'est étalée sur une grande période de temps et la réalisation de nouveaux chapitres peut introduire des incohérences dans les anciens chapitres.

Ces imperfections seront éliminées dans la mesure du possible dans les éditions ultérieures. Cette procédure permet de publier rapidement les chapitres les plus attendus et introduit un élément de souplesse dans la réalisation d'un vocabulaire étendu et devant s'adapter à la dynamique de la langue.

* North Holland Publishing Company — AMSTERDAM 1966.

**** Remplacé par l' American National Dictionary
for Data Processing.**

CONTENTS

	page
1 General	1
1.1 Introduction	1
1.2 Scope	1
1.3 Field of application	1
2 Principles and rules followed	1
2.1 Definition of an entry	1
2.2 Organization of an entry	1
2.3 Classification of entries	1
2.4 Selection of terms and wording of definitions	1
2.5 Multiple meanings	1
2.6 Abbreviations	1
2.7 Use of parentheses	2
2.8 Use of (square) brackets	2
2.9 Use of terms printed in italic typeface in definitions and use of asterisks	2
2.10 Spelling	2
2.11 Organization of the alphabetic index	2
3 Terms and definitions	3
03 Equipment technology (selected terms)	3
03.01 Circuit and signals	3
03.02 Modes of operation and processing modes	4
03.03 Functional design	5
03.04 Logic devices	6
4 Alphabetical index	
English	8
French	10

SOMMAIRE

	page
1 Généralités	1
1.1 Introduction	1
1.2 Objet	1
1.3 Domaine d'application	1
2 Principe d'établissement et règles suivies	1
2.1 Définition de l'article	1
2.2 Constitution d'un article	1
2.3 Classification des articles	1
2.4 Choix des termes et des définitions	1
2.5 Pluralité de sens ou polysémie	1
2.6 Abréviations	1
2.7 Emploi des parenthèses	2
2.8 Emploi des crochets	2
2.9 Emploi dans les définitions de termes écrits en caractères italiques et de l'astérisque	2
2.10 Mode d'écriture et orthographe	2
2.11 Constitution de l'index Alphabétique	2
3 Termes et définitions	3
03 Matériel et technologie (sélection des termes)	3
03.01 Circuits et signaux	3
03.02 Modes de fonctionnement et types de traitement	4
03.03 Étude fonctionnelle	5
03.04 Dispositifs logiques	6
4 Index Alphabétique	
Anglais	8
Français	10

STANDARDSISO.COM : Click to view the full PDF of ISO 2382-3:1976

Data processing — Vocabulary — Section 03 : Equipment technology (Selected terms)

1 GENERAL

1.1 Introduction

This vocabulary will comprise some twenty sections. Section 03, *Equipment technology (Selected terms)*, defines major concepts in current use in equipment technology.

1.2 Scope

The Vocabulary is intended to facilitate international communication in data processing. It presents, in two languages, terms and definitions of selected concepts relevant to the field of data processing and identifies relationships between the entries.

In order to facilitate their translation into other languages, the definitions are drafted so as to avoid, as far as possible, any peculiarity attached to a language.

1.3 Field of application

The Vocabulary deals with the main areas of data processing, including the principal processes and types of equipment used, the representation, organization and presentation of data, the programming and operation of computers, input-output devices and peripheral equipment, as well as particular applications.

2 PRINCIPLES AND RULES FOLLOWED

The sub-clauses under this heading, included in ISO 2382/I, are equally applicable to this section. They are not reproduced here. The corresponding sub-clause headings are the following :

2.1 Definition of an entry

2.2 Organization of an entry

2.3 Classification of entries

2.4 Selection of terms and wording of definitions

2.5 Multiple meanings

2.6 Abbreviations

Traitement de l'information — Vocabulaire — Chapitre 03 : Matériel et technologie (Sélection de termes)

1 GÉNÉRALITÉS

1.1 Introduction

Ce Vocabulaire comprendra une vingtaine de chapitres. Le chapitre 03, *Matériel et technologie (Sélection de termes)*, définit les principales notions d'usage courant, relatives à la technique et au matériel.

1.2 Objet

Le Vocabulaire a pour objet de faciliter les échanges internationaux dans ce domaine. Il présente un ensemble bilingue de termes et de définitions ayant trait à des notions choisies, et définit les relations pouvant exister entre différentes notions.

Les définitions ont été établies de manière à ne présenter que peu de particularités attachées à une langue donnée, en vue de faciliter leur transposition dans d'autres langues.

1.3 Domaine d'application

Le Vocabulaire traite des principaux domaines du traitement de l'information, des principaux procédés et types de machines employés, de la représentation et de la forme des données, de la programmation et de l'exploitation des calculateurs, des entrées-sorties et organes périphériques, et de certaines applications.

2 PRINCIPES D'ÉTABLISSEMENT ET RÈGLES SUIVIES

Les textes des paragraphes ci-dessous, inclus dans l'ISO 2382/I, s'appliquent également au présent chapitre. Ils ne sont pas reproduits ici. Les titres des paragraphes correspondants sont les suivants :

2.1 Définition de l'article

2.2 Constitution d'un article

2.3 Classification des articles

2.4 Choix des termes et des définitions

2.5 Pluralité de sens ou polysémie

2.6 Abréviations

2.7 Use of parentheses	2.7 Emploi des parenthèses
2.8 Use of (square) brackets	2.8 Emploi des crochets
2.9 Use of terms printed in italic typeface in definitions and use of asterisks	2.9 Emploi dans les définitions de termes écrits en caractères italiques et de l'astérisque
2.10 Spelling	2.10 Mode d'écriture et orthographe
2.11 Organization of the alphabetical index	2.11 Constitution de l'index alphabétique

STANDARDSISO.COM : Click to view the full PDF of ISO 2382-3:1976

3 TERMS AND DEFINITIONS

03 EQUIPMENT TECHNOLOGY (SELECTED TERMS)

03.01 CIRCUITS AND SIGNALS

03.01.01

trigger circuit

A circuit that has a number of stable states or unstable states, at least one being stable, and designed so that a desired transition can be initiated by the application of a suitable *pulse*.

03.01.02

stable state

In a *trigger circuit*, a state in which the circuit remains until the application of a suitable *pulse*.

03.01.03

unstable state**metastable state****quasistable state**

In a *trigger circuit*, a state in which the circuit remains for a finite period of time at the end of which it returns to a *stable state* without the application of a *pulse*.

03.01.04

bistable trigger circuit**bistable circuit****flip-flop** (strongly deprecated)**bistable trigger** (deprecated)

A *trigger circuit* that has two *stable states*.

NOTE — The term “flip-flop” has been used in the U.S.A. with the meaning “bistable circuit” and in the United Kingdom with the meaning “monostable circuit”. To avoid confusion, it is strongly deprecated with any meaning.

03.01.05

monostable trigger circuit**monostable circuit****flip-flop** (strongly deprecated)

A *trigger circuit* that has one *stable state* and one *unstable state*.

NOTE — The term “flip-flop” has been used in the U.S.A. with the meaning “bistable circuit” and in the United Kingdom with the meaning “monostable circuit”. To avoid confusion, it is strongly deprecated with any meaning.

03.01.06

delay element

A device that yields, after a given time interval, an *output* * *signal* essentially similar to a previously introduced *input* signal.

3 TERMES ET DÉFINITIONS

03 MATÉRIEL ET TECHNOLOGIE (SÉLECTION DE TERMES)

03.01 CIRCUITS ET SIGNAUX

03.01.01

dispositif à déclenchements**déclencheur**

Dispositif pouvant se présenter sous plusieurs états, stables ou instables, dont au moins un est stable, et conçu de manière que le passage d'un état stable à un autre état soit déclenché par l'application d'une *impulsion* appropriée.

03.01.02

état stable

État tel que, lorsqu'un *dispositif à déclenchements* prend cet état, il le conserve jusqu'à l'application d'une *impulsion* appropriée.

03.01.03

état instable

État tel que, lorsqu'un *dispositif à déclenchements* prend cet état, il le conserve pendant un intervalle de temps fini à la fin duquel, sans application d'une *impulsion*, il revient à un état stable.

03.01.04

bascule bistable**circuit bistable**

Dispositif à déclenchements à deux *états stables*.

03.01.05

bascule monostable**circuit monostable**

Dispositif à déclenchements possédant un *état stable* et un *état instable*.

03.01.06

circuit de retard**circuit à retard**

Dispositif, qui, après réception d'un *signal* * *d'entrée*, donne, après un délai déterminé, un *signal de sortie* semblable à ce *signal d'entrée*.

03.01.07
delay line
A line or network designed to introduce a desired delay in the transmission of a *signal*.

03.01.08
pulse
impulse
A variation in the value of a magnitude, short in relation to the time schedule of interest, the final value being the same as the initial value.

03.01.09
pulse train
pulse string
A series of *pulses* having similar characteristics.

03.01.10
clock signal
clock pulse
A periodic *signal* used for synchronization.

03.01.11
signal transformation
signal shaping
The action of modifying one or more characteristics of a *signal*, such as its maximum value, shape, or timing.

03.01.12
signal regeneration
Signal transformation that restores a *signal* so that it conforms to its original specification.

03.01.13
enabling signal
A *signal* that permits the occurrence of an event.

03.01.14
inhibiting signal
A *signal* that prevents the occurrence of an event.

03.02 MODES OF OPERATION AND PROCESSING MODES

03.02.01
sequential
Pertaining to the occurrence of events in time sequence, with no simultaneity or overlap.

03.02.02
consecutive
Pertaining to the occurrence of two *sequential* events, without the intervention of any other such event.

03.02.03
sequential operation
A processing mode in which two or more *operations* are performed one after another.

03.01.07
ligne de retard
Ligne ou réseau conçu pour introduire un certain délai dans la transmission d'un *signal*.

03.01.08
impulsion
Variation de la valeur d'une grandeur, brève au regard de l'échelle de temps considérée, la valeur finale étant égale à la valeur initiale.

03.01.09
train d'impulsions
Séquence d'*impulsions* ayant des caractéristiques semblables.

03.01.10
signal d'horloge
Signal périodique utilisé pour la synchronisation.

03.01.11
mise en forme de signal
Opération consistant à modifier certaines valeurs caractéristiques d'un *signal*, telles que la valeur maximale, la forme ou l'échelonnement dans le temps.

03.01.12
régénération de signal
Mise en forme de signal destinée à le rendre conforme à ses spécifications d'origine.

03.01.13
signal d'autorisation
Signal qui permet l'apparition d'un événement.

03.01.14
signal d'interdiction
Signal qui empêche l'apparition d'un événement.

03.02 MODES DE FONCTIONNEMENT ET TYPES DE TRAITEMENT

03.02.01
séquentiel
Qualifie l'apparition d'événements qui se suivent dans le temps, sans recouvrement.

03.02.02
consécutif
Qualifie l'apparition de deux événements *séquentiels* sans insertion entre eux d'aucun autre événement analogue.

03.02.03
fonctionnement séquentiel
Mode de fonctionnement selon lequel les *opérations* sont effectuées les unes après les autres.

03.02.04**serial**

Pertaining to the *sequential* performance of two or more activities in a single device.

03.02.05**concurrent**

Pertaining to the occurrence of two or more activities within a given interval of time.

03.02.06**concurrent operation****parallel operation** (deprecated in this sense)

A processing mode in which two or more *operations* are performed within a given interval of time.

03.02.07**simultaneous**

Pertaining to the occurrence of two or more events at the same instant of time.

03.02.08**simultaneous operation****parallel operation** (deprecated in this sense)

A processing mode in which two or more events occur at the same instant of time.

03.02.09**parallel operation**

A processing mode in which *operations* are performed either concurrently in a single device, or concurrently or simultaneously in two or more devices.

03.02.10**multiprocessor**

A *computer* including two or more *central processing units* that have access to a common *main storage*.

03.02.04**en série**

Qualifie la réalisation *séquentielle* de plusieurs activités dans un même dispositif.

03.02.05**concurrent**

Qualifie la réalisation de plusieurs activités dans un intervalle de temps donné.

03.02.06**fonctionnement concurrent****fonctionnement en concurrence**

Mode de fonctionnement selon lequel plusieurs *opérations* sont effectuées dans un intervalle de temps donné.

03.02.07**simultané**

Qualifie l'apparition de plusieurs événements au même instant.

03.02.08**fonctionnement en simultanéité**

Mode de fonctionnement selon lequel plusieurs événements se produisent au même instant.

03.02.09**fonctionnement en parallèle**

Mode de fonctionnement selon lequel les *opérations* sont effectuées soit de façon concurrente dans un seul organe, soit de façon concurrente ou *simultanée* dans plusieurs organes.

03.02.10**multiprocesseur**

Calculateur comprenant plusieurs *unités centrales de traitement* ayant accès à une *mémoire principale* commune.

03.03 FUNCTIONAL DESIGN**03.03.01****functional design**

The specification of the working relationships among the parts of a *data processing system*.

03.03.02**logic design**

A *functional design* that uses formal methods of description, such as *symbolic logic*.

03.03.03**logic diagram**

A graphic representation of a *logic design*.

03.03 ÉTUDE FONCTIONNELLE**03.03.01****étude fonctionnelle****conception fonctionnelle**

Spécification des relations fonctionnelles entre les parties d'un *système de traitement de l'information*.

03.03.02**étude logique****conception logique**

Étude fonctionnelle qui emploie des méthodes formelles de description telles que la *logique symbolique*.

03.03.03**schéma logique**

Représentation graphique d'une *étude logique*.

03.03.04
logic symbol

A *symbol* that represents an *operator*, a *function*, or a functional relationship.

03.04 LOGIC DEVICES

03.04.01
logic device

A device that performs *logic operations*.

03.04.02
sequential circuit

A *logic device* whose *output* values, at a given instant, depend upon its *input* values and internal state at that instant, and whose internal state depends upon the immediately preceding input values and the preceding internal state.

NOTE — A sequential circuit can assume a finite number of internal states and may therefore be regarded, from an abstract point of view, as a finite automaton.

03.04.03
combinational circuit
combinatorial circuit /GB/

A *logic device* whose *output* values, at any given instant, depend only upon the *input* values at that time.

NOTE — A combinational circuit is a special case of a *sequential circuit* that does not have a *storage* capability.

03.04.04
gate

A *combinational circuit* with only one *output* channel.

03.04.05
logic element
switching element (deprecated in this sense)

A device that performs an elementary *logic operation*.

03.04.06
NOT element
NOT gate

A *logic element* that performs the *Boolean operation* of *negation*.

03.04.07
NOT-IF-THEN element
NOT-IF-THEN gate

A *logic element* that performs the *Boolean operation* of *exclusion*.

03.04.08
AND element
AND gate

A *logic element* that performs the *Boolean operation* of *conjunction*.

03.03.04
symbole logique

Symbole représentant un *opérateur*, une *fonction* ou une relation fonctionnelle.

03.04 DISPOSITIFS LOGIQUES

03.04.01
dispositif logique

Dispositif qui effectue des *opérations logiques*.

03.04.02
circuit séquentiel

Dispositif logique dont les valeurs *de sortie* à un instant donné dépendent des valeurs *d'entrée* et de l'état interne du dispositif à cet instant, et dont l'état interne à un instant donné dépend de l'état interne précédent et des valeurs *d'entrée* à l'instant précédent.

NOTE — Un circuit séquentiel peut prendre un nombre fini d'états internes et peut être considéré, d'un point de vue abstrait, comme un automate fini.

03.04.03
circuit combinatoire

Dispositif logique dont les valeurs *de sortie*, à un instant quelconque, ne dépendent que des valeurs *d'entrée* à cet instant.

NOTE — Un circuit combinatoire peut être considéré comme un *circuit séquentiel* dépourvu de *mémoire*.

03.04.04
porte

Circuit combinatoire ayant une seule voie *de sortie*.

03.04.05
élément logique

Dispositif qui effectue une *opération logique* élémentaire.

03.04.06
porte NON
circuit NON

Élément logique réalisant l'*opération booléenne* de *négation*.

03.04.07
porte d'exclusion
circuit d'exclusion

Élément logique réalisant l'*opération booléenne* d'*exclusion*.

03.04.08
porte ET
circuit ET

Élément logique réalisant l'*opération booléenne* d'*intersection*.

03.04.09

EXCLUSIVE-OR element**EXCLUSIVE-OR gate**

A *logic element* that performs the *Boolean operation* of *non-equivalence*.

03.04.09

porte de disjonction**circuit de disjonction**

Élément logique réalisant l'*opération booléenne* de *disjonction*.

03.04.10

(INCLUSIVE-) OR element**(INCLUSIVE-) OR gate**

A *logic element* that performs the *Boolean operation* of *disjunction*.

03.04.10

porte OU**circuit OU**

Élément logique réalisant l'*opération booléenne* d'*union*.

03.04.11

NOR element**NOT-OR element****NOR gate**

A *logic element* that performs the *Boolean operation* of *non-disjunction*.

03.04.11

porte NON-OU**porte NI****circuit NON-OU****circuit NI**

Élément logique réalisant l'*opération booléenne* * *NON-OU*.

03.04.12

IF-AND-ONLY-IF element**IF-AND-ONLY-IF gate**

A *logic element* that performs the *Boolean operation* of *equivalence*.

03.04.12

porte d'équivalence**circuit d'équivalence**

Élément logique réalisant l'*opération booléenne* d'*équivalence logique*.

03.04.13

IF-THEN element**IF-THEN gate**

A *logic element* that performs the *Boolean operation* of *implication*.

03.04.13

porte d'inclusion**circuit d'inclusion**

Élément logique réalisant l'*opération booléenne* d'*inclusion*.

03.04.14

NAND element**NOT-AND element****NAND gate**

A *logic element* that performs the *Boolean operation* of *non-conjunction*.

03.04.14

porte NON-ET**circuit NON-ET**

Élément logique réalisant l'*opération booléenne* * *NON-ET*.

03.04.15

identity element**identity gate**

A *logic element* that performs an *identity operation*.

03.04.15

porte d'identité**circuit d'identité**

Élément logique réalisant une *opération d'identité*.

03.04.16

threshold element**threshold gate**

A *logic element* that performs a *threshold operation*.

03.04.16

porte à seuil**circuit à seuil**

Élément logique réalisant une *opération de seuil*.

03.04.17

majority element**majority gate**

A *logic element* that performs a *majority operation*.

03.04.17

porte majoritaire**circuit majoritaire**

Élément logique réalisant une *opération majoritaire*.

4 ALPHABETICAL INDEX

A					
AND	AND element AND gate	03.04.08 03.04.08	equivalence	equivalence operation	02
			exclusion	exclusion	02
			EXCLUSIVE-OR	EXCLUSIVE-OR element EXCLUSIVE-OR gate	03.04.09 03.04.09
B			F		
bistable	bistable circuit bistable trigger <i>(deprecated)</i> bistable trigger circuit	03.01.04 03.01.04 03.01.04	flip-flop	flip-flop <i>(strongly deprecated)</i> flip-flop <i>(strongly deprecated)</i>	03.01.04 03.01.05
Boolean	Boolean operation	02	function	function	02
			functional	functional design	03.03.01
C			G		
central circuit	central processing unit bistable circuit bistable trigger circuit combinational circuit combinatorial circuit /GB/ monostable circuit monostable trigger circuit sequential circuit trigger circuit	01 03.01.04 03.01.04 03.04.03 03.04.03 03.01.05 03.01.05 03.04.02 03.01.01	gate	AND gate EXCLUSIVE-OR gate gate identity gate IF-AND-ONLY-IF gate IF-THEN gate (INCLUSIVE-) OR gate majority gate NAND gate NOR gate NOT gate NOT-IF-THEN gate threshold gate	03.04.08 03.04.09 03.04.04 03.04.15 03.04.12 03.04.13 03.04.10 03.04.17 03.04.14 03.04.11 03.04.06 03.04.07 03.04.16
clock	clock pulse clock signal	03.01.10 03.01.10			
combinational	combinational circuit	03.04.03			
combinatorial	combinatorial circuit /GB/	03.04.03			
computer	computer	01			
concurrent	concurrent concurrent operation	03.02.05 03.02.06			
conjunction	conjunction	02			
consecutive	consecutive	03.02.02			
D			I		
data	(data processing) system	01	identity	identity element identity gate identity operation	03.04.15 03.04.15 02
delay	delay line delay element	03.01.07 03.01.06	IF-AND-ONLY-IF	IF-AND-ONLY-IF element IF-AND-ONLY-IF gate	03.04.12 03.04.12
design	functional design logic design	03.03.01 03.03.02	IF-THEN	IF-THEN element IF-THEN gate	03.04.13 03.04.13
device	logic device	03.04.01	implication	implication	02
diagram	logic diagram	03.03.03	impulse	impulse	03.01.08
disjunction	disjunction	02	INCLUSIVE-OR	(INCLUSIVE-) OR element (INCLUSIVE-) OR gate	03.04.10 03.04.10
E			inhibiting	inhibiting signal	03.01.14
element	AND element delay element EXCLUSIVE-OR element identity element IF-AND-ONLY-IF element IF-THEN element (INCLUSIVE-) OR element logic element majority element NAND element NOR element NOT-AND element NOT element NOT-IF-THEN element NOT-OR element switching element <i>(deprecated in this sense)</i> threshold element	03.04.08 03.01.06 03.04.09 03.04.15 03.04.12 03.04.13 03.04.10 03.04.05 03.04.17 03.04.17 03.04.11 03.04.14 03.04.06 03.04.07 03.04.11 03.04.05 03.04.16	input	input <i>(adjective)</i>	06
enabling	enabling signal	03.01.13			
			L		
			line	delay line	03.01.07
			logic	logic design logic device logic diagram logic element logic operation logic symbol symbolic logic	03.03.02 03.04.01 03.03.03 03.04.05 02 03.03.04 02
			M		
			main	main storage	12
			majority	majority element majority gate majority operation	03.04.17 03.04.17 02
			metastable	metastable state	03.01.03
			monostable	monostable circuit monostable trigger circuit	03.01.05 03.01.05