

**RAPPORT
TECHNIQUE
TECHNICAL
REPORT**

**CEI
IEC**

TR 61352

Deuxième édition
Second edition
2006-07

**Mnémoniques et symboles
pour circuits intégrés**

**Mnemonics and symbols
for integrated circuits**

IECNORM.COM : Click to view the full PDF of IEC TR 61352:2006



Numéro de référence
Reference number
CEI/IEC/TR 61352:2006

Numérotation des publications

Depuis le 1er janvier 1997, les publications de la CEI sont numérotées à partir de 60000. Ainsi, la CEI 34-1 devient la CEI 60034-1.

Editions consolidées

Les versions consolidées de certaines publications de la CEI incorporant les amendements sont disponibles. Par exemple, les numéros d'édition 1.0, 1.1 et 1.2 indiquent respectivement la publication de base, la publication de base incorporant l'amendement 1, et la publication de base incorporant les amendements 1 et 2.

Informations supplémentaires sur les publications de la CEI

Le contenu technique des publications de la CEI est constamment revu par la CEI afin qu'il reflète l'état actuel de la technique. Des renseignements relatifs à cette publication, y compris sa validité, sont disponibles dans le Catalogue des publications de la CEI (voir ci-dessous) en plus des nouvelles éditions, amendements et corrigenda. Des informations sur les sujets à l'étude et l'avancement des travaux entrepris par le comité d'études qui a élaboré cette publication, ainsi que la liste des publications parues, sont également disponibles par l'intermédiaire de:

- Site web de la CEI (www.iec.ch)
- Catalogue des publications de la CEI

Le catalogue en ligne sur le site web de la CEI (www.iec.ch/searchpub) vous permet de faire des recherches en utilisant de nombreux critères, comprenant des recherches textuelles, par comité d'études ou date de publication. Des informations en ligne sont également disponibles sur les nouvelles publications, les publications remplacées ou retirées, ainsi que sur les corrigenda.

- IEC Just Published

Ce résumé des dernières publications parues (www.iec.ch/online_news/justpub) est aussi disponible par courrier électronique. Veuillez prendre contact avec le Service client (voir ci-dessous) pour plus d'informations.

- Service clients

Si vous avez des questions au sujet de cette publication ou avez besoin de renseignements supplémentaires, prenez contact avec le Service clients:

Email: custserv@iec.ch
Tél: +41 22 919 02 11
Fax: +41 22 919 03 00

Publication numbering

As from 1 January 1997 all IEC publications are issued with a designation in the 60000 series. For example, IEC 34-1 is now referred to as IEC 60034-1.

Consolidated editions

The IEC is now publishing consolidated versions of its publications. For example, edition numbers 1.0, 1.1 and 1.2 refer, respectively, to the base publication, the base publication incorporating amendment 1 and the base publication incorporating amendments 1 and 2.

Further information on IEC publications

The technical content of IEC publications is kept under constant review by the IEC, thus ensuring that the content reflects current technology. Information relating to this publication, including its validity, is available in the IEC Catalogue of publications (see below) in addition to new editions, amendments and corrigenda. Information on the subjects under consideration and work in progress undertaken by the technical committee which has prepared this publication, as well as the list of publications issued, is also available from the following:

- IEC Web Site (www.iec.ch)
- Catalogue of IEC publications

The on-line catalogue on the IEC web site (www.iec.ch/searchpub) enables you to search by a variety of criteria including text searches, technical committees and date of publication. On-line information is also available on recently issued publications, withdrawn and replaced publications, as well as corrigenda.

- IEC Just Published

This summary of recently issued publications (www.iec.ch/online_news/justpub) is also available by email. Please contact the Customer Service Centre (see below) for further information.

- Customer Service Centre

If you have any questions regarding this publication or need further assistance, please contact the Customer Service Centre:

Email: custserv@iec.ch
Tel: +41 22 919 02 11
Fax: +41 22 919 03 00

RAPPORT TECHNIQUE TECHNICAL REPORT

**CEI
IEC**

TR 61352

Deuxième édition
Second edition
2006-07

**Mnémoniques et symboles
pour circuits intégrés**

**Mnemonics and symbols
for integrated circuits**

© IEC 2006 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission, 3, rue de Varembé, PO Box 131, CH-1211 Geneva 20, Switzerland
Telephone: +41 22 919 02 11 Telefax: +41 22 919 03 00 E-mail: inmail@iec.ch Web: www.iec.ch



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

T

*Pour prix, voir catalogue en vigueur
For price, see current catalogue*

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

MNÉMONIQUES ET SYMBOLES POUR CIRCUITS INTÉGRÉS

AVANT-PROPOS

- 1) La Commission Electrotechnique Internationale (CEI) est une organisation mondiale de normalisation composée de l'ensemble des comités électrotechniques nationaux (Comités nationaux de la CEI). La CEI a pour objet de favoriser la coopération internationale pour toutes les questions de normalisation dans les domaines de l'électricité et de l'électronique. A cet effet, la CEI – entre autres activités – publie des Normes internationales, des Spécifications techniques, des Rapports techniques, des Spécifications accessibles au public (PAS) et des Guides (ci-après dénommés "Publication(s) de la CEI"). Leur élaboration est confiée à des comités d'études, aux travaux desquels tout Comité national intéressé par le sujet traité peut participer. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec la CEI, participent également aux travaux. La CEI collabore étroitement avec l'Organisation Internationale de Normalisation (ISO), selon des conditions fixées par accord entre les deux organisations.
- 2) Les décisions ou accords officiels de la CEI concernant les questions techniques représentent, dans la mesure du possible, un accord international sur les sujets étudiés, étant donné que les Comités nationaux de la CEI intéressés sont représentés dans chaque comité d'études.
- 3) Les Publications de la CEI se présentent sous la forme de recommandations internationales et sont agréées comme telles par les Comités nationaux de la CEI. Tous les efforts raisonnables sont entrepris afin que la CEI s'assure de l'exactitude du contenu technique de ses publications; la CEI ne peut pas être tenue responsable de l'éventuelle mauvaise utilisation ou interprétation qui en est faite par un quelconque utilisateur final.
- 4) Dans le but d'encourager l'uniformité internationale, les Comités nationaux de la CEI s'engagent, dans toute la mesure possible, à appliquer de façon transparente les Publications de la CEI dans leurs publications nationales et régionales. Toutes divergences entre toutes Publications de la CEI et toutes publications nationales ou régionales correspondantes doivent être indiquées en termes clairs dans ces dernières.
- 5) La CEI n'a prévu aucune procédure de marquage valant indication d'approbation et n'engage pas sa responsabilité pour les équipements déclarés conformes à une de ses Publications.
- 6) Tous les utilisateurs doivent s'assurer qu'ils sont en possession de la dernière édition de cette publication.
- 7) Aucune responsabilité ne doit être imputée à la CEI, à ses administrateurs, employés, auxiliaires ou mandataires, y compris ses experts particuliers et les membres de ses comités d'études et des Comités nationaux de la CEI, pour tout préjudice causé en cas de dommages corporels et matériels, ou de tout autre dommage de quelque nature que ce soit, directe ou indirecte, ou pour supporter les coûts (y compris les frais de justice) et les dépenses découlant de la publication ou de l'utilisation de cette Publication de la CEI ou de toute autre Publication de la CEI, ou au crédit qui lui est accordé.
- 8) L'attention est attirée sur les références normatives citées dans cette publication. L'utilisation de publications référencées est obligatoire pour une application correcte de la présente publication.
- 9) L'attention est attirée sur le fait que certains des éléments de la présente Publication de la CEI peuvent faire l'objet de droits de propriété intellectuelle ou de droits analogues. La CEI ne saurait être tenue pour responsable de ne pas avoir identifié de tels droits de propriété et de ne pas avoir signalé leur existence.

La tâche principale des comités d'études de la CEI est l'élaboration des Normes internationales. Toutefois, un comité d'études peut proposer la publication d'un rapport technique lorsqu'il a réuni des données de nature différente de celles qui sont normalement publiées comme Normes internationales, cela pouvant comprendre, par exemple, des informations sur l'état de la technique.

La CEI 61352, qui est un rapport technique, a été établie par le comité d'études 3 de la CEI: Structures d'informations, documentation et symboles graphiques.

Cette deuxième édition annule et remplace la première édition parue en 2000. Elle a été mise à jour en ce qui concerne ses références à la CEI 60617 et sa présentation.

Le texte de ce rapport technique est issu des documents suivants:

Projet d'enquête	Rapport de vote
3/799/DTR	3/802/RVC

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de ce rapport technique.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

MNEMONICS AND SYMBOLS FOR INTEGRATED CIRCUITS

FOREWORD

- 1) The International Electrotechnical Commission (IEC) is a worldwide organization for standardization comprising all national electrotechnical committees (IEC National Committees). The object of IEC is to promote international co-operation on all questions concerning standardization in the electrical and electronic fields. To this end and in addition to other activities, IEC publishes International Standards, Technical Specifications, Technical Reports, Publicly Available Specifications (PAS) and Guides (hereafter referred to as "IEC Publication(s)"). Their preparation is entrusted to technical committees; any IEC National Committee interested in the subject dealt with may participate in this preparatory work. International, governmental and non-governmental organizations liaising with the IEC also participate in this preparation. IEC collaborates closely with the International Organization for Standardization (ISO) in accordance with conditions determined by agreement between the two organizations.
- 2) The formal decisions or agreements of IEC on technical matters express, as nearly as possible, an international consensus of opinion on the relevant subjects since each technical committee has representation from all interested IEC National Committees.
- 3) IEC Publications have the form of recommendations for international use and are accepted by IEC National Committees in that sense. While all reasonable efforts are made to ensure that the technical content of IEC Publications is accurate, IEC cannot be held responsible for the way in which they are used or for any misinterpretation by any end user.
- 4) In order to promote international uniformity, IEC National Committees undertake to apply IEC Publications transparently to the maximum extent possible in their national and regional publications. Any divergence between any IEC Publication and the corresponding national or regional publication shall be clearly indicated in the latter.
- 5) IEC provides no marking procedure to indicate its approval and cannot be rendered responsible for any equipment declared to be in conformity with an IEC Publication.
- 6) All users should ensure that they have the latest edition of this publication.
- 7) No liability shall attach to IEC or its directors, employees, servants or agents including individual experts and members of its technical committees and IEC National Committees for any personal injury, property damage or other damage of any nature whatsoever whether direct or indirect, or for costs (including legal fees) and expenses arising out of the publication, use of, or reliance upon, this IEC Publication or any other IEC Publications.
- 8) Attention is drawn to the Normative references cited in this publication. Use of the referenced publications is indispensable for the correct application of this publication.
- 9) Attention is drawn to the possibility that some of the elements of this IEC Publication may be the subject of patent rights. IEC shall not be held responsible for identifying any or all such patent rights.

The main task of IEC technical committees is to prepare International Standards. However, a technical committee may propose the publication of a technical report when it has collected data of a different kind from that which is normally published as an International Standard, for example "state of the art".

IEC 61352, which is a technical report, was prepared by IEC technical committee 3: Information structures, documentation and graphical symbols.

This second edition cancels and replaces the first edition published in 2000. It has been editorially updated with regard to its references to the IEC 60617 and to its layout.

The text of this technical report is based on the following documents:

Enquiry draft	Report on voting
3/799/DTR	3/802/RVC

Full information on the voting for the approval of this technical report can be found in the report on voting indicated in the above table.

Cette publication a été rédigée selon les Directives ISO/CEI, Partie 2.

Le comité a décidé que le contenu de cette publication ne sera pas modifié avant la date de maintenance indiquée sur le site web de la CEI sous "<http://webstore.iec.ch>" dans les données relatives à la publication recherchée. A cette date, la publication sera

- reconduite,
- supprimée,
- remplacée par une édition révisée, ou
- amendée.

IECNORM.COM : Click to view the full PDF of IEC TR 61352:2006

This publication has been drafted in accordance with the ISO/IEC Directives, Part 2.

The committee has decided that the contents of this publication will remain unchanged until the maintenance result date indicated on the IEC web site under "<http://webstore.iec.ch>" in the data related to the specific publication. At this date, the publication will be

- reconfirmed,
- withdrawn,
- replaced by a revised edition, or
- amended.

IECNORM.COM : Click to view the full PDF of IEC TR 61352:2006

MNÉMONIQUES ET SYMBOLES POUR CIRCUITS INTÉGRÉS

1 Domaine d'application

Le présent rapport technique donne des recommandations, avant tout destinées aux concepteurs et fabricants des circuits intégrés, afin d'arriver à des symboles pour les opérateurs avec une utilisation cohérente des mnémoniques et des symboles distinctifs. Elle est destinée à répondre à deux objectifs:

- en ce qui concerne les symboles type boîte blanche, il offre un rappel des désignations normalisées;
- en ce qui concerne les symboles type boîte grise, il a pour but de délimiter la gamme des variations possibles.

Les *symboles de type boîte blanche* sont des symboles dans lesquels le comportement fonctionnel d'un opérateur est entièrement décrit à l'aide de moyens normalisés; les règles pertinentes et les explications se trouvent dans la CEI 60617, dans les notes d'application associées aux symboles S01463 ... S01730 (A00269 ... A00315) pour les éléments logiques binaires et aux symboles S01748 ... S01806 (A00281, A00296, A00321 ... A00330) pour les éléments analogiques.

Les *symboles de type boîte grise* sont des symboles dans lesquels le comportement fonctionnel d'un opérateur, le plus souvent à cause de sa complexité, est décrit (en partie) par des moyens qui diffèrent de ceux qui sont utilisés pour les symboles de type boîte blanche, en particulier par des références aux documentations supplémentaires; les règles et explications pertinentes se trouvent dans la CEI 60617 dans les notes d'application associées aux symboles S01731 ... S01747 (A00317 ... A00319).

Quand la lettre W apparaît dans la deuxième colonne des tableaux suivants, cela signifie que la désignation correspondante peut être indifféremment utilisée dans les symboles type boîte blanche et dans les symboles type boîte grise. La lettre G dans la seconde colonne signifie que la désignation correspondante ne peut être employée que dans les symboles type boîte grise, ou entre crochets, dans les symboles type boîte blanche (par exemple [PDN] comme information supplémentaire pour la «tension coupée»). Dans ces tableaux, les légendes en anglais se trouvent dans la troisième colonne et les légendes en français dans la quatrième, parce que souvent les désignations sont empruntées aux termes anglais.

Quand la lettre m est utilisée, elle doit être remplacée par la valeur appropriée, le nombre d'identification, la longueur de cycle, le nombre de bits ou le numéro de séquence, selon le cas (avec l'exception de Am pour l'ajustage de gain). Quand $m1 \times m2$ apparaît, m1 doit être remplacé par le nombre de mots et m2 par le nombre de bits par mot. Voir les symboles S01706 ... S01722.

MNEMONICS AND SYMBOLS FOR INTEGRATED CIRCUITS

1 Scope

This Technical Report gives recommendations, mainly to designers and manufacturers of integrated circuits, in order to arrive at symbols for devices with a consistent use of mnemonics and qualifying symbols. It is intended to serve two purposes, namely:

- for white-box symbols, it gives a review of standardized designations;
- for gray-box symbols, it is intended to limit the range of possible variations.

White-box symbols are symbols in which the functional behaviour of an element is fully described by standardized means; the relevant rules and explanations are to be found in IEC 60617 in the application notes associated with the symbols S01463 ... S01730 (A00269 ... A00315) for binary logic elements, and with the symbols S01748 ... S01806 (A00281, A00296, A00321 ... A00330) for analogue elements.

Gray-box symbols are symbols in which the functional behaviour of an element, mostly because of its complexity, is (partly) described by other means than those used for white-box symbols, particularly by referring to supporting documentation; the relevant rules and explanations are to be found in IEC 60617 in the application notes associated with the symbols S01731 ... S01747 (A00317 ... A00319).

Where in the following tables the letter W is shown in the second column, this means that the designation concerned may be used in white-box symbols, as well as in gray-box symbols. A letter G in the second column means that the designation concerned may only be used in gray-box symbols, or in white-box symbols between square brackets (e.g. [PDN] as additional information for “power down”). In these tables, the English descriptions appear in the third column and the French in the fourth, because in many cases designations are derived from terms in English.

Where the letter m is used, it shall be replaced by the relevant value, identifying number, cycle length, number of bits or sequential number, as each case demands (with the exception of Am for gain adjust). Where $m_1 \times m_2$ is shown, m_1 shall be replaced by the number of words and m_2 by the number of bits per word. See symbols S01706 ... S01722.

2 Références normatives

Les documents de référence suivants sont indispensables pour l'application du présent document. Pour les références datées, seule l'édition citée s'applique. Pour les références non datées, la dernière édition du document de référence s'applique (y compris les éventuels amendements).

CEI 60617, *Symboles graphiques pour schémas*

CEI 60821, *VMEbus – Bus système à microprocesseurs pour données de 1 octet à 4 octets*

UIT-T V.24, *Liste des définitions des circuits de jonction entre l'équipement terminal de traitement de données et l'équipement de terminaison du circuit de données*

IECNORM.COM : Click to view the full PDF of IEC TR 61352:2006

2 Normative references

The following referenced documents are indispensable for the application of this document. For dated references, only the edition cited applies. For undated references, the latest edition of the referenced document (including any amendments) applies.

IEC 60617, *Graphical symbols for diagrams*

IEC 60821, *VMEbus - Microprocessor system bus for 1 byte to 4 byte data*

ITU-T V.24, *List of definitions for interchange circuits between data terminal equipment (DTE) and data circuit-terminating equipment (DCE)*

IECNORM.COM : Click to view the full PDF of IEC TR 61352:2006

3 Mnemonics and symbols for functions

General qualifying symbols (GQS) and indications for the functions of elements. Only a part of the mathematical functions are shown here (e.g. cot, exp, etc. are not shown).

3 Mnémoniques et symboles pour des fonctions

Symboles distinctifs généraux (SDG) et indications sur la fonction des éléments. Seule une partie des fonctions mathématiques figure ici (par exemple, cot, exp, etc. ne figurent pas).

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
∞	W	- Infinite gain	- Gain infini	
Δ	W	- Amplifier	- Amplificateur	
$\cap$	W	- Analogue (in contrast with digital)	- Analogique (en opposition à numérique)	
#	W	- Digital (in contrast with analogue)	- Numérique (en opposition à analogique)	
$\cap/\#$	W	- Analogue-to-digital convertor	- Convertisseur analogique vers numérique	
$\#/\cap$	W	- Digital-to-analogue convertor	- Convertisseur numérique vers analogique	
//	W	- Galvanic isolation (instead of single /)	- Isolation galvanique (au lieu d'un / unique)	
Σ	W	- Adder	- Additionneur	
Π	W	- Element with hysteresis	- Opérateur à hystérésis	
Φ	G	- Gray box	- Opérateur pour fonction complexe	
$\sqcup$	W	- Monostable element, retriggerable	- Opérateur monostable, redéclenchable	
μC	G	- Micro computer; micro controller (see MUC)	- Micro-ordinateur; microcontrôleur (voir MUC)	
μP	G	- Micro processor (see MUP)	- Microprocesseur (voir MUP)	
Π	W	- Multiplier	- Multiplicateur	
$\int$	W	- Analogue: Integrator	- Analogique: Intégrateur	
d/dt	W	- Analogue: Differentiator	- Analogique: Différenciateur	
f_{ϕ} -COMP	W	- Frequency-phase comparator	- Comparateur de phase de fréquence	
ϕ -COMP	W	- Phase comparator	- Comparateur de phase	
≥ 1	W	- OR element	- Opérateur OU	
$\geq m$	W	- Logic threshold element	- Élément à seuil logique	
$>n/2$	W	- Majority element	- Opérateur de majorité	
$!G$	W	- Astable element, synchronously starting	- Opérateur astable avec synchronisation du démarrage	

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

!G!	W	- Astable element, synchronously starting, stopping after completing the last pulse	- Opérateur astable avec synchronisation du démarrage et de l'arrêt sur la fin d'un créneau
&	W	- AND element	- Opérateur ET
1	W	- Buffer (without special amplification)	- Opérateur OUI (sans amplification particulière)
1 $\overline{1}$	W	- Monostable element, non-retriggerable	- Opérateur monostable, non redéclenchable
2k	W	- EVEN element	- Opérateur de parité
2k+1	W	- ODD element	- Opérateur d'imparité
=	W	- Logic identity element	- Opérateur d'identité logique
=1	W	- Exclusive OR element	- Opérateur OU exclusif
=m	W	- m and only m element	- Opérateur m et seulement m
ADC	W	- Analogue-to-digital converter ($\simeq$ is preferred)	- Convertisseur analogique vers numérique ($\simeq$ de préférence)
ALU	W	- Arithmetic logic unit	- Opérateur logique et arithmétique
ART	G	- Asynchronous receiver /transmitter	- Récepteur/transmetteur asynchrone
ASCII	W	- American standard code for information interchange	- Code normalisé américain utilisé pour les échanges d'information
BAM	G	- Bus arbitration module	- Module d'arbitrage des accès au bus
BAUDOT	W	- Baudot code	- Code Baudot
BBUC	G	- Battery back-up controller	- Régisseur d'alimentation de secours par batterie
BCD	W	- Binary coded decimal	- Décimale codée en binaire
BCR	G	- Bar code reader; batch-card reader	- Lecteur de code à barres
BCRC	G	- Bar-code reader controller; batch-card reader controller	- Régisseur de code à barres; régisseur de lecteur de cartes par lots
BIM	G	- Bus interrupter module	- Module de rupteur de bus
BIN	W	- Binary	- Binaire
BTC	G	- Bus traffic controller	- Régisseur d'exploitation du bus
CAMm1xm2	W	- Content-addressable memory	- Mémoire adressable par le contenu
CCO	G	- Current-controlled oscillator	- Oscillateur commandé en courant
CCD	G	- Charge-coupled device	- Circuit à couplage de charge

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

CHG	G	- Character generator	- Générateur de caractères
CIA	G	- (advanced) Communication interface adapter	- Adaptateur (élaboré) d'interface de communication
CIRG	G	- Circulating register	- Registre bouclé
CLKGEN	G	- Clock generator	- Générateur d'horloge
mCMPL	W	- m-Complement, e.g. 2CMPL = two's complement	- m-Complément, par exemple 2CMPL = complément de deux
CODEC	G	- Coder/decoder	- Convertisseur de codes/ décodeur
COMP	W	- Magnitude comparator	- Comparateur de grandeur
CPG	W	- Look ahead carry generator (carry propagate and generate)	- Générateur de retenue anticipée (propager et générer d'une retenue)
CPROC	G	- Co-processor	- Coprocesseur
CPT	G	- Computer	- Calculateur
CPU	G	- Central processing unit	- Unité centrale de traitement
CRC	G	- Cyclic-redundancy checker	- Contrôleur de redondance cyclique
CRG	G	- Control register	- Registre de commande
CRTC	G	- Cathode-ray tube controller	- Régisseur de tube cathodique
CTRDIVm	W	- Counter (cycle length m)	- Compteur (avec longueur de cycle m)
CTRM	W	- Counter (cycle length 2 ^m)	- Compteur (avec longueur de cycle 2 ^m)
DAC	W	- Digital-to-analogue convertor (#/∧ is preferred)	- Convertisseur numérique vers analogique (#/∧ de préférence)
DEC	W	- Decimal, 1 of 10	- Décimal, 1 de 10
DENC	G	- Data-encryption convertor	- Convertisseur de cryptage d'information
DESU	G	-Data-encryption-standard unit (following DES algorithm)	- Version normale de cryptage d'information (suivant l'algorithme DES)
DLC	G	- (Advanced or high level) data-link controller	- Commande (élaborée ou de haut niveau) de liaison de données
DMAC	G	- Direct-memory-access controller	- Régisseur d'accès direct à la mémoire
DMAI	G	- Direct-memory-access interface	- Interface d'accès direct à la mémoire
DPRAM	G	- Dual-port random-access memory	- Mémoire à deux accès
DPY	W	- Display element	- Élément afficheur
DRAMm1xm2	G	- Dynamic random-access memory	- Mémoire RAM dynamique

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

DRAMC	G	- Dynamic-RAM controller	- Régisseur de mémoire RAM dynamique
DRG	G	- Data register	- Registre de données
DTMF	G	- Dual tone multi-frequency device	- Dispositif multifréquence à deux tonalités
DSP	G	- Digital signal processor	- Traitement des signaux numériques
DSRGm	G	- Dynamic shift register	- Registre à décalage dynamique
DX	W	- Demultiplexer	- Démultiplexeur
EBCDIC	W	- Extended binary coded decimal information code	- Code étendu d'informations décimales codées en binaire
EDCU	G	- Error detection and correction unit	- Unité de détection et de correction d'erreurs
EEPROMm1xm2	G	- Electrically erasable programmable read-only memory	- Mémoire morte programmable effaçable électriquement
EPLD	G	- Erasable programmable logic device	- Dispositif logique programmable effaçable
EEPLD	G	- Electrically erasable programmable logic device	- Dispositif logique programmable électriquement effaçable
EPROMm1xm2	G	- Erasable programmable read-only memory	- Mémoire morte programmable effaçable
EXP	W	- Analogue: Exponential function	- Analogique: Fonction exponentielle
EX3	W	- Excess 3	- Excès 3
EX3GR	G	- Excess 3 Gray	- Excès 3 gris
fCOMP	W	- Frequency comparator	- Compareur de fréquence
FDC	G	- Floppy-disk controller	- Régisseur de disque souple
FIFOm1xm2	W	- First-in first-out memory	- Mémoire file d'attente
FLL	G	- Frequency-locked loop element	- Élément de boucle d'asservissement en fréquence
FPCP	G	- Floating-point co-processor	- Coprocesseur à virgule flottante
FPGA	G	- Field-programmable gate array (preferred: PLD)	- Réseau de portes programmable par l'utilisateur (PLD de préférence)
FPLA	G	- Field-programmable logic array (preferred: PLD)	- Réseau logique programmable par l'utilisateur (PLD de préférence)
FPP	G	- Floating-point processor	- Traitement en virgule flottante
FRAM	G	- Ferro-electrical random-access memory	- Mémoire RAM ferro-électrique

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

FSK	G	- Frequency-shift keying element	- Elément de modulation de déplacement de fréquence
f/U	W	- Analogue: frequency-to-voltage convertor	- Analogique: convertisseur fréquence/tension
f/V	W	- Analogue: frequency-to-voltage convertor	- Analogique: convertisseur fréquence/tension
G	W	- Generator, oscillator, astable element	- Générateur, oscillateur, élément astable
GPB	G	- General purpose interface bus element	- Elément de bus universel
G!	W	- Astable element, stopping after completing the last pulse	- Opérateur astable avec synchronisation de l'arrêt à la fin d'un crêteau
HDC	G	- Hard-disk controller	- Régisseur de disque dur
HEX	W	- Hexadecimal, 1 of 16	- Hexadécimal, 1 de 16
HPB	G	- Hewlett Packard instrument bus protocol	Protocole du bus des instruments de Hewlett Packard
HPRI	W	- Highest-priority, highest priority encoder	- Codeur de priorité
I=0	W	- Bistable element with internal 0-state at power on	- Opérateur bistable avec état interne 0 à la mise sous tension
I=1	W	- Bistable element with internal 1-state at power on	- Opérateur bistable avec état interne 1 à la mise sous tension
IEC	G	- IEC protocol	- Protocole CEI
IEEE	G	- IEEE protocol	- Protocole IEEE
INTGEN	G	- Interrupt generator	- Générateur d'interruption
ISDN	G	- Integrated Service Digital Network protocol (in combinations with, e.g. C: controller)	- Protocole de réseau numérique à intégration de services (dans combinaisons avec, par exemple, C: régisseur)
ISO-7	G	- ISO 7-bit code	- Code ISO 7-binaire
ISO-8	G	- ISO 8-bit code	- Code ISO 8-binaire
LANC	G	- Local area network controller	- Régisseur de réseau informatique local
LIFOm1xm2	G	- Last-in first-out memory	- Mémoire LIFO/ mémoire pile inverse
log	W	- Analogue: logarithmic function	- Analogique: fonction logarithmique

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

MANCH	G	- Manchester code	- Code Manchester
MARG	G	- Memory address register	- Registre d'adresses
MCRG	G	- Microcode register	- Registre de microprogramme
MDC	G	- Multiple-disk controller	- Régisseur de disque multiple
MDX	W	- Multiplexer/demultiplexer	- Multiplexeur/démultiplexeur
MFP	G	- Multi-function peripheral element	- Élément périphérique multifonction
MMU	G	- Memory management unit	- Régisseur de mémoire virtuelle
MODEM	G	- Modulator/demodulator	- Modem
MPCC	G	- Multi-protocol communication controller	- Régisseur de communication multi-protocole
MPU	G	- Main processing unit (for micro processing unit use μP)	- Unité principale de traitement (pour unité centrale à microprocesseur, utiliser μP)
MUC	G	- Micro computer (preferred: μC)	- Microordinateur (μC de préférence)
MUP	G	- Micro-processor (preferred: μP)	- Microprocesseur (μP de préférence)
MUX	W	- Multiplexer (digital)	- Multiplexeur (numérique)
NAC	G	- Network architecture controller	- Régisseur de structure de réseau
NVRAM	W	- Non-volatile RAM	- Mémoire morte non volatile
OCT	W	- Octal, 1 of 8	- Octal, 1 de 8
OTP	G	- One-time programmable (as a prefix)	- Programmable une fois (comme préfixe)
OTPROM	G	- One-time programmable ROM	- ROM programmable une fois
P-Q	W	- Binary logic: subtractor (digital only)	- Logique binaire: soustracteur (seulement numérique)
PCI	G	- Programmable communication interface	- Interface de communication programmable
PG	G	- Polynomial generator	- Générateur polynomial
PGA	G	- Programmable gate array (preferred: PLD)	- Matrice de portes programmable (PLD de préférence)
PGC	G	- Polynomial generator and checker	- Générateur et contrôleur polynomial
PIO	G	- Parallel I/O element	- Opérateur d'accès parallèle
PIPOM	G	- Parallel-in parallel-out register	- Registre à accès parallèles

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

PIPOm1xm2	G	- Parallel-in parallel-out memory	- Mémoire à accès parallèles
PISOm	G	- Parallel-in serial-out register	- Registre à entrée parallèle et sortie série
PISOm1xm2	G	- Parallel-in serial-out memory	- Mémoire à entrée parallèle et sortie série
PIT	G	- Programmable interval timer	- Générateur d'intervalle de temps programmable
PLA	G	- Programmable logic array (preferred: PLD)	- Matrice logique programmable (PLD de préférence)
PLD	G	- Programmable logic device	- Dispositif de logique programmable
PLL	G	- Phase-locked loop element/ unit	- Élément/unité de boucle à phase asservie
PPI	G	- Programmable peripheral interface	- Interface périphérique programmable
PRI	G	- Priority encoder	- Codeur de priorité
PROC	G	- Processor	- Processeur
PROMm1xm2	W	- Programmable read-only memory	- Mémoire programmable à lecture seule
PSK	G	- Phase-shift keying element/ unit	- Élément/unité de modulation par déplacement de phase
PSRAM	G	- Pseudo-static random-access memory	- Mémoire vive pseudo-statique
RAMm1xm2	W	- Random-access memory (by default: static)	- Mémoire à accès aléatoire (statique par défaut)
REG	G	- Register (in combinations preferred: RG)	- Registre (dans les combinaisons, de préférence: RG)
ROMm1xm2	W	- Read-only memory	- Mémoire morte
RS232	G	- RS232 protocol	- Protocole RS232
RS366	G	- RS366 protocol	- Protocole RS366
RS422	G	- RS422 protocol	- Protocole RS422
RS423	G	- RS423 protocol	- Protocole RS423
RTCLK	G	- Real-time clock	- Horloge horaire
RTX	G	- Receiver/transmitter	- Récepteur/ transmetteur
RX	G	- Receiver	- Récepteur
SAR	G	- Successive approximation register	- Registre d'approximations successives
SCC	G	- Serial communication controller	- Registre de liaisons série
SCSI	G	- Small computer system interface controller	- Régisseur d'interface de système d'ordinateur de faible puissance

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

mSEG	W	- m-Segment code, e.g. 7SEG = 7-segment code segment 7	- Code segment-m, par exemple 7 SEG= code segment 7
SEL	G	- Selector (preferred: MUX)	- Sélecteur (MUX de préférence)
SH	W	- Sample-and-hold element	- Opérateur échantillonneur-bloqueur
SIO	G	- Serial I/O element	- Opérateur d'accès sériel
SIPOm	G	- Serial-in parallel-out register	- Registre d'entrée série et/ou sortie parallèle
SIPOm1xm2	G	- Serial-in parallel-out memory	- Mémoire d'entrée série et/ou sortie
SISOm	G	- Serial-in serial-out register	- Registre d'accès sériel
SISOm1xm2	G	- Serial-in serial-out memory	- Mémoire d'accès sériel
SLAC	G	- Subscriber-line audioprocessing circuit	- Processeur audio pour ligne d'abonné
SLIC	G	- Subscriber-line interface circuit	- Joncteur d'abonné
SRGm	W	- Shift register	- Registre à décalage
SSIO	G	- Synchronous serial I/O element	- Opérateur d'accès sériel synchrone
STRG	G	- Status register	- Registre d'état
SYNC	G	- Synchronizer; synchronous (as a prefix: S, e.g. SDLC, SSIO)	- Synchronisateur; synchrone (S: utilisé comme préfixe, par exemple SDLC, SSIO)
TIMER	G	- Timer	- Minuterie
TRX	G	- Transceiver; transmitter + receiver; transponder	- Emetteur-récepteur; transmetteur + récepteur; répondeur
TX	G	- Transmitter	- Transmetteur
UART	G	- Universal asynchronous receiver/transmitter (preferred: SIO)	- Interface de transmission asynchrone (SIO de préférence)
U/f	W	- Analogue: Voltage-to-frequency convertor	- Analogique: Convertisseur tension/fréquence
USART	G	- Universal sync/async receiver/transmitter (preferred: SIO)	- Interface synchrone/asynchrone (SIO de préférence)
USCC	G	- Universal serial communication controller (preferred: SCC)	- Régisseur de voie série (SCC de préférence)
USRT	G	- Universal synchronous receiver/transmitter (preferred: SSIO)	- Interface synchrone (SSIO de préférence)
V.24	G	- Follows V.24 protocol (analogous for V.28, etc.)	- Protocole V.24 (analogue à V.28, etc.)

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

SDG
GQS

VCO	G	- Voltage-controlled oscillator	- Oscillateur commandé en tension
VDG	G	- Video display generator	- Générateur de présentation vidéo
VFC	G	- Voltage-to-frequency convertor (V/f is preferred)	- Convertisseur tension/fréquence (V/f de préférence)
VFO	G	- Variable-frequency oscillator	- Oscillateur à fréquence variable
VRAM	G	- Video RAM	- Mémoire RAM vidéo
VSP	G	- Video signal processor	- Traitement de signaux vidéo
V/f	W	- Voltage-to-frequency convertor	- Convertisseur tension/fréquence
WORM	G	- Write once, read many times	- Une seule écriture, plusieurs lectures
X21	G	- X21 protocol	- Protocole X21
X25	G	- X25 protocol	- Protocole X25
X+Y	W	- Adder (analogue only)	- Additionneur (analogique seulement)
X-Y	W	- Subtractor (analogue only)	- Soustracteur (analogique seulement)
$\frac{X}{Y}$	W	- Divider (analogue only)	- Diviseur (analogique seulement)
X/Y or X/Y	W	- Signal converter, level converter or code converter (digital)	- Convertisseur de signaux, convertisseur de niveau ou convertisseur de code (numérique)
XO	G	- Crystal oscillator	- Oscillateur à quartz
XTCO	G	- Crystal temperature-controlled oscillator	- Oscillateur à quartz thermostaté
XY	W	- Multiplier (analogue)	- Multiplieur (analogique)

4 Mnemonics and qualifying symbols associated with inputs and outputs

Designations for the function of terminals may be followed by

- I or O to distinguish between inputs and outputs, for example CASI: cascading input; CASO cascading output;
- I/O when a terminal is alternately used as input and output, for example BUS I/O: Bus input and output.

4 Mnémoniques et symboles distinctifs associés aux accès

Les désignations relatives à la fonction des terminaux peuvent être suivies de:

- I ou O pour différencier entrées et sorties, par exemple, CASI: «cascading input»; CASO: «cascading output»;
- I/O quand un terminal est utilisé alternativement comme entrée et comme sortie, par exemple BUS I/O: «Bus input and output»

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
→ m	W	- Shifting input, left to right or top to bottom	- Entrée à décalage de gauche à droite ou de haut en bas	
← m	W	- Shifting input, right to left or bottom to top	- Entrée à décalage de droite à gauche ou de bas en haut	
!	W	- Compare output of associative memory	- Sortie de comparaison de mémoire associative	
?	W	- Query input of associative memory	- Entrée d'interrogation de mémoire associative	
"1"	W	- Fixed-mode input	- Entrée de mode fixe	
+m	W	- Counting-up input	- Entrée de comptage	
-m	W	- Counting-down input	- Entrée de décomptage	
Σ CY	G	- Sum carry	- Report de somme	
Σ EV	G	- Sum even	- Nombre pair	
Σ ODD	G	- Sum odd	- Nombre impair	
*REF	W	- Reference input or output; * to be replaced by the symbol for the reference quantity, e.g. U, I, f	- Entrée ou sortie de référence; * est à remplacer par le symbole de la grandeur physique de référence, par exemple: U, I, f	
A	W	- Input or output affected by an Am-input	- Entrée ou sortie affectée par une entrée Am	

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

A*	W	- Adjustment terminal; A* to be replaced by ADJ, or "A*" to be replaced by one of the following indications: B, CL, f, H, m, OFS, P, SR, SYM, T, U, V, WF, Z, φ or ϕ	- Accès de réglage; A* est à remplacer par ADJ, ou bien seul «A*» est à remplacer par une des indications suivantes: B, CL, f, H, m, OFS, P, SR, SYM, T, U, V, WF, Z, φ ou ϕ
Am	W	- Binary logic: Address input (with ADDRESS dependency)	- Logique binaire: Entrée adresse (avec dépendance ADRESSE)
	W	- Analogue: gain adjust (here the "m" should not be replaced)	- Analogique: ajustage de gain (ici, le «m» ne doit pas être remplacé)
A φ	W	- Analogue: adjust phase	- Analogique: ajustage de phase
AB	W	- Analogue: adjust bias	- Analogique: ajustage de polarisation
AC	G	- AC supply voltage	- Tension d'alimentation en courant alternatif
ACC	G	- Accept; accepted	- Accepter; accepté
ACG	G	- Addressed command group	- Groupe de commande
ACK	G	- Acknowledge	- Accusé de réception
ACL	W	- Analogue: adjust current limit	- Analogique: ajustage de limitation de courant
ACRS	G	- Acceptor-ready state	- Etat d'acceptateur prêt
ACT	G	- Activate	- Activation
AD	G	- Address and data	- Adresse et données
AdB	W	- Analogue: adjust attenuation	- Analogique: ajustage d'atténuation
ADJ	W	- Analogue: adjust	- Analogique: ajustage
ADR	G	- Address	- Adresse
ADS	G	- Accept-data state	- Etat d'acceptation de données
Af	W	- Analogue: adjust frequency	- Analogique: ajustage de fréquence
AGR	G	- Access granted	- Accès accordé
AH	W	- Analogue: adjust hysteresis	- Analogique: ajustage d'hystérésis
	G	Acceptor handshake	Mise en liaison d'acceptateur
AIS	G	- Acceptor-idle state	- Etat d'acceptateur libre
ALC	G	- Address-latch	- Verrou adresse
ALE	G	- Address-latch enable	- Validation du verrou adresse

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

ALI	G	- Alarm inhibit	- Inhibition d'alarme
ALME	G	- Alarm enable	- Validation d'alarme
ANA	G	- Analogue	- Analogue
ANRS	G	- Acceptor-not-ready state	- Etat d'acceptateur non prêt
AOFS	W	- Analogue: adjust offset	- Analogique: ajustage de décalage
AP	W	- Analogue: adjust power	- Analogique: ajustage de puissance
APRS	G	- Affirmative poll response state	- Etat de réponse d'interrogation affirmative
ARDY	G	- Asynchronous ready	- Prêt asynchrone
ARG	G	- Address register	- Registre d'adresses
ARQ	G	- Access request	- Demande d'accès
ASL	G	- Slope adjustment	- Ajustage de pente
ASR	W	- Analogue: adjust slew rate	- Analogique: ajustage de vitesse de balayage
ASTR	G	- Address strobe	- Validation d'adresse
ASYM	W	- Analogue: adjust symmetry	- Analogique: ajustage de symétrie
ASYN	G	- Asynchronously	- Asynchroniquement
AT	W	- Analogue: adjust temperature	- Analogique: ajustage de température
ATTN	G	- Attention	- Attention
AU	W	- Analogue: adjust voltage	- Analogique: ajustage de tension
AV	G	- Available	- Disponible
	W	- Analogue: adjust voltage (if confusing, AU is preferred)	- Analogique: ajustage de tension (AU de préférence, si risque de confusion)
AVMA	G	- Advanced (early) VMA signal	- Signal en avance (prématuré) d'adresse mémoire valable
AWF	W	- Analogue: adjust waveform	- Analogique: ajustage de forme d'onde
AWNS	G	- Acceptor-wait-for-new-cycle state	- Attente d'acceptateur pour l'état de cycle nouveau
AX	G	- Address, x-coordinate	- Adresse, coordonnée x
AY	G	- Address, y-coordinate	- Adresse, coordonnée y
AZ	W	- Analogue: adjust impedance	- Analogique: ajustage d'impédance

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

BACK	G	- Bus acknowledge (IEC 60821)	- Reconnaissance d'accès au bus (CEI 60821)
BAL	G	- Balance	- Equilibre
BAV	G	- Bus available	- Bus disponible
BCL	G	- Bus clear	- Libération du bus
BCR	G	- Buffer counter reset	- Mise à zéro du compteur à mémoire tampon
BCSEL	G	- Buffer chip select	- Sélection puce à mémoire tampon
BDA	G	- Bus data address	- Adresse des données bus
BEN	G	- Bus enable	- Validation bus
BFE	G	- Buffer enable	- Validation mémoire tampon
BG	W	- Borrow-generate input or output	- Retenue engendrée
BGACK	G	- Bus grant acknowledge (IEC 60821)	- Reconnaissance d'allocation de bus (CEI 60821)
BGRQ	G	- Bus grant request (IEC 60821)	- Demande d'allocation de bus (CEI 60821)
BI	W	- Borrow-in input	- Entrée retenue
BIACK	G	- Bus interrupt acknowledge (IEC 60821)	- Reconnaissance d'interruption d'accès au bus (CEI 60821)
BIAS	G	- Bias	- Polarisation
BIRQ	G	- Bus interrupt request (IEC 60821)	- Demande d'interruption d'accès au bus (CEI 60821)
BIP	G	- Bipolar	- Bipolaire
BIT	G	- Bit (Binary digit)	- Binaire
BLNK	G	- Blank, blanking	- Espace; espacement
BLK	G	- Block	- Bloc
BO	W	- Borrow-out output	- Sortie fournissant la retenue
BOFS	G	- Bipolar offset	- Décalage bipolaire
BP	W	- Borrow-propagate input or output	- Entrée ou sortie de retenue propagée
BR	G	- Branch	- Rupture de séquence
BRC	G	- Baud rate clock	- Horloge de cadence télégraphique

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

BRDG	G	- Bridge	- Réseau en pont
BRP	G	- Bus reply	- Réponse d'accès au bus
BRQ	G	- Bus request (IEC 60821)	- Demande d'accès au bus (CEI 60821)
BRY	G	- Buffer ready	- Mémoire tampon prête
BS	G	- Bootstrap	- Programme d'amorçage
BST	G	- Bus status	- Etat bus
BSYN	G	- Bus synchronize	- Synchronisation bus
BUF	G	- Buffer	- Mémoire tampon
BUS	G	- Bus	- Bus
BUSY	G	- Busy	- Occupé
BYTE	G	- Byte	- Multiplet; octet
BY	G	- Byte (in combinations only)	- Multiplet (seulement dans combinaisons)
BYAV	G	- Byte available	- Octet disponible
BYP	G	- Bypass	- Dérivation
BYSEL	G	- Byte select	- Sélection multiplet
Cm	W	- Control input (with CONTROL dependency)	- Entrée commande (avec dépendance COMMANDE)
CACS	G	- Controller-active state	- Etat d'activation de régisseur
CADS	G	- Controller-addressed state	- Etat de régisseur adresse
CAR	G	- Carry (in combinaison also: C)	- Report (C: en combinaisons également)
CAS	G	- Column address strobe	- Impulsion de sélection de colonne
CASC	G	- Cascade	- Cascade
CASCFB	G	- Cascade feedback	- Réaction de cascade
CAWS	G	- Controller-active wait-state	- Etat d'attente d'activation du régisseur
CC	G	- Condition code	- Code d'état
CD	G	- Code (in combinations)	- Code (en combinaisons)
CDSEL	G	- Code select	- Sélection de code

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

CE	G	- Chip enable (preferred: FEN, function EN input)	- Validation de boîtier (de préférence: FEN, entrée fonction EN)
Cf(x)	W	- Frequency compensation; x to be replaced by indication of property or quantity which should be compensated	- Compensation de fréquence; x est à remplacer par indication sur la propriété ou quantité nécessitant la compensation
CG	W	- Carry-generate input or output	- Sortie ou entrée de retenue engendrée
CH	G	- Channel	- Canal
CHB	G	- Chroma bias	- Polarisation de chrominance
CHK	G	- Check	- Vérification; contrôle
CHSEL	G	- Channel select	- Sélection canal
CI	W	- Carry-in input	- Entrée retenue
CIC	G	- Counter increment	- Augmentation de compteur
CIDS	G	- Controller-idle state	- Etat de régisseur libre
CIH	G	- Clock inhibit	- Invalidation de l'horloge
CINT	W	- Internal capacitance, subsidiary	- Capacité interne auxiliaire
CKE	G	- Clock enable	- Validation d'horloge
CLA	G	- Carry look ahead	- Anticipation de retenue
CLC	G	- Clear counter (preferred: CT= O)	- Compteur libre (de préférence CT= 0)
CLK	G	- Clock	- Horloge
CLR	G	- Clear	- Effacer
CLSEL	G	- Clock select	- Sélection de l'horloge
CMD	G	- Command	- Commande; instruction; ordre
CMP	G	- Compare	- Comparaison
CMPL	G	- Complement (see for mCMPL chapter 2)	- Complément (voir chapitre 2 pour mCMPL)
CMR	G	- Counter master reset	- Principale mise à zéro du compteur
CNT	G	- Count	- Comptage
CNV	G	- Convert	- Convertir
CO	W	- Carry-out output; ripple carry output	- Sortie retenue
COFS	G	- Compensate offset	- Compenser décalage

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

COL	G	- Column	- Colonne
COLL	G	- Collision	- Collision
COM	G	- Common	- Commun
CORR	G	- Correct, corrected	- Corriger, corrigé
CP	W	- Carry-propagate input or output	- Entrée ou sortie de retenue propagée
CPD	G	- Carry predict	- Prédire report
CPG	G	- Carry propagate and generate	- Propager et générer un report
CPN	W	- Compensate	- Compenser
CPPS	G	- Controller parallel poll state	- Etat d'interrogation parallèle de régisseur
CPWS	G	- Controller parallel poll wait state	- Etat d'attente d'interrogation parallèle de régisseur
CR	G	- Control register	- Compteur d'instructions
CRC	G	- Cyclic redundancy check	- Contrôle de redondance cyclique
CS	G	- Current sense (analogue) (ISNS is preferred)	- Sens du courant (analogue) (ISNS de préférence)
CS	G	- Chip select	- Sélection puce
CSB	G	- Control strobe	- Impulsion de commande
CSBS	G	- Controller-stand-by state	- Etat d'attente du régisseur
CSEL	G	- Chip select	- Sélection puce
CSL	G	- Column select lines	- Lignes de sélection de colonne
CSNS	G	- Controller service not requested state	- Etat non requis, régisseur en service
CSRS	G	- Controller service requested state	- Etat requis, régisseur en service
CSWS	G	- Controller synchronous wait state	- Etat d'attente, régisseur synchrone
CT*	W	- Content output (see IEC 60617 S01539)	- Sortie indiquant le contenu (voir CEI 60617 S01539)
CT=m	W	- Content input	- Entrée imposant un contenu
CTD	G	- Count down	- Comptage régressif
CTRL	G	- Control, controller	- Commande, régisseur
CTRS	G	- Controller transfer state	- Etat de transfert de régisseur

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES
CTS	G	- Clear to send (ITU-T V.24, RS232C)	- Prêt à envoyer (UIT-T V.24, RS232C)
CTT	G	- Conditional test	- Test conditionnel
CTU	G	- Count up	- Comptage progressif
CU	G	- Current (in combinations)	- Courant (en combinaisons)
CURR	G	- Current (in combinations also CU)	- Courant (CU en combinaisons également)
CUST	G	- Current status; present status	- Etat actuel
CX	W	- External capacitor	- Condensateur externe
CYC	G	- Cycle, cyclic (in combinations also CY)	- Cycle, cyclique (CY en combinaisons également)
CY	G	- Cycle, cyclic (in combinations)	- Cycle, cyclique (en combinaisons)
D	G	- Data (in combinations only)	- Données (en combinaisons seulement)
mD	W	- Data input (with CONTROL dependency)	- Entrée de données (avec dépendance de COMMANDE)
DACC	G	- Data accepted	- Donnée acceptée
DACK	G	- Data acknowledge	- Accusé de réception des données
DATA	G	- Data (in combinations: D)	- Données (en combinaisons: D)
DB	G	- Data bus	- Bus de données
DBE	G	- Data bus enable	- Validation du bus de données
DBG	G	- Device bus grant	- Reconnaissance de bus de dispositif
DBR	G	- Device bus request	- Demande de bus de dispositif
DBY	G	- Data byte	- Multiplet d'information
DC	G	- DC supply voltage	- Tension d'alimentation en courant continu
DCAS	G	- Device clear active state	- Etat actif de libération de dispositif
DCD	G	- Data carrier detect (ITU-T V24, RS232C)	- Détecteur de porteuse de données (UIT-T V.24, RS232C)
DCIS	G	- Device clear idle state	- Etat libre de libération de dispositif
DCL	G	- Device clear	- Libération du dispositif
DDR	G	- Data direction	- Direction de données

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

DEC	G	- Decode	- Décodeur
DECR	G	- Decrement; decrease	- Diminution; amortissement
DECRY	G	- Decrypt	- Déchiffrer
DEN	G	- Data enable	- Autorisation de transfert
DET	G	- Detect; detector	- Détecter; détecteur
DEV	G	- Device	- Dispositif
DEVSEL	G	- Device select	- Sélection dispositif
DI	G	- Data in	- Entrée des données
DIE	G	- Data in enable	- Autorisation d'entrée des données
DIO	G	- Data in/out	- Entrée/sortie de données
DIR	G	- Direction	- Sens; direction
DIS	G	- Disable	- Neutraliser
DIV	G	- Divide; divider	- Diviser; diviseur
DLY	G	- Delay	- Retard
DMA	G	- Direct memory access	- Accès direct à la mémoire
DMAACK	G	- DMA request acknowledge	- Accusé de réception de la demande d'accès direct à la mémoire
DMAG	G	- DMA grant	- Reconnaissance d'accès direct à la mémoire
DMARQ	G	- DMA request	- Demande d'accès direct à la mémoire
DO	G	- Data out	- Sortie des informations
DOE	G	- Data out enable	- Autorisation de sortie des informations
DP	G	- Decimal point	- Signe décimal
DPE	G	- Data port enable	- Validation d'accès des données
DPTR	G	- Data pointer	- Pointeur de donnée
DPY	G	- Display	- Affichage
DRDY	G	- Data ready	- Données prêtes
DRE	G	- Data receive enable	- Validation de la réception des données
DRG	G	- Data register	- Registre données

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES
DRQ	G	- Data request	- Demande données
DRV	G	- Drive; driver	- Amplificateur
DSTR	G	- Data strobe	- Impulsion de données
DSK	G	- Disk	- Disque
DSEL	G	- Data select	- Sélection de données
DSR	G	- Data set ready (ITU-T V.24, RS232C)	- Poste de données prêt (UIT-T V.24, RS232C)
DST	G	- Destination	- Destination
DTA	G	- Data transfer acknowledge	- Accusé de réception de transfert de données
DTAS	G	- Device trigger active state	- Etat actif du déclencheur de dispositif
DTC	G	- Dead time control	- Régisseur de temps de récupération
DTE	G	- Data transmit enable	- Autorisation de transmission de données
DTIS	G	- Device trigger idle state	- Etat libre du déclencheur de dispositif
DTR	G	- Data terminal ready (ITU-T V.24, RS232C)	- Terminal de données prêt (UIT-T V.24, RS232C)
DV	G	- Data valid	- Donnée valable
DWN	G	- Down	- A rebours
DYE	G	- Display enable	- Validation affichage
E	G	- Enable (in combinations)	- Valider (en combinaisons)
ECLK	W	- Extension input; extender output	- Entrée supplémentaire; sortie d'un extenseur
ECR	G	- Error control register	- Validation horloge
ECS	G	- Enable current status	- Registre de limitation de l'erreur
EDS	G	- Error detection support	- Etat du courant de validation
EFL	G	- Enable flag	- Support de détection des erreurs
ELOP	G	- Elementary operation	- Drapeau validé
EN	W	- Enable input (in combination also E)	- Opération élémentaire
ENC	G	- Encode, encoder	- Entrée validée (E en combinaisons également)
			- Coder

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

ENCR	G	- Encrypt	- Crypter
END	G	- End	- Fin; finir
ENLG	G	- Enable next-level group	- Validation du groupe de niveau suivant
ENm	W	- ENABLE dependency	- Dépendance VALIDATION
ENP	G	- Enable precompensation	- Précompensation validée
EOC	G	- End of convert	- Fin de conversion
EOF	G	- End of file	- Fin de fichier
EOL	G	- End of line	- Fin de ligne
EOP	G	- End of process	- Fin de processus
EOS	G	- End of string	- Fin de chaîne
EOT	G	- End of transmission	- Fin de transmission
ERR	G	- Error	- Erreur
ERS	G	- Erase	- Oblitérer
ERW	G	- Error word	- Terme d'erreur
ETF	G	- Empty flag	- Drapeau vide
ETLG	G	- Enable this level group	- Validation du présent niveau de groupe
ETY	G	- Empty	- Vide; vider
EV	G	- Even	- Parité
EVT	G	- Event	- Événement
EXT	G	- External	- Externe
fREF	G	- Frequency reference	- Référence de fréquence
FB	G	- First bit	- Premier binaire
FBK	G	- Feedback	- Réaction
FBY	G	- First byte	- Premier multiplet
FDT	G	- Flag detection	- Détection drapeau
FEN	G	- Function enable	- Validation fonction
FERR	G	- Framing error	- Erreur de cadrage

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

FF	G	- Full flag	- Drapeau plein
FILT	G	- Filter	- Filtrer
FIR	G	- Fast interrupt request	- Demande d'interruption rapide
FL	G	- First load	- Première charge
FLD	G	- Field	- Zone
FLG	G	- Flag	- Drapeau
FLT	G	- Fault	- Défaut
FLX	G	- External flag	- Drapeau externe
FRM	G	- Frame	- «Frame»
FSC	G	- Field sync	- Synchronisation des trames
FSEL	G	- Function select	- Sélection fonction
FW	G	- Forward	- Direct
GEN	G	- Generate	- Générer
GENR	G	- General reset	- Mise à zéro générale
GET	G	- Group execute trigger	- Déclencheur d'exécution de groupe
Gm	W	- AND dependency	- Dépendance ET
GOON	G	- Go on	- Continuer
GRT	G	- Grant; granted	- Accord; accordé
GTL	G	- Go to local	- Aller à local
GTS	G	- Go to standby	- Aller à attente
H	W	- Hold (in analogue circuits)	- Maintien (en circuits analogiques)
	G	- Horizontal (in combinations)	- Horizontal (en combinaisons)
HACK	G	- Hold acknowledge	- Accusé de réception de maintien
HBC	G	- Host bus control	- Commande du bus hôte
HBV	G	- High order byte	- Multiplet de poids fort
HDR	G	- Head direction	- Sens de la tête
HER	G	- Hamming error	- Erreur de Hamming

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

HLT	G	- Halt	- Arrêt
HLD	G	- Hold (digital)	- Maintien (numérique)
HOR	G	- Horizontal (in combination also H)	- Horizontal (en combinaison également H)
HRG	G	- Holding register	- Registre de maintien
HSYN	G	- Horizontal sync	- Synchrone horizontal
HYS	G	- Hysteresis	- Hystérésis
I	W	- Current	- Courant
I ² C	G	- Inter-IC bus protocol	- Protocole de bus I ² C
IACK	G	- Interrupt acknowledge	- Accusé de réception d'interruption
ICL	G	- Interface clear	- Effacer l'interface
ID	G	- Identify; identification	- Identifier; identification
IDX	G	- Index	- Index
IFD	G	- Intermediate frequency decoupling	- Découplage de fréquence intermédiaire
ILC	G	- Input latch	- Verrou d'entrée
ILG	G	- Interrupt logic	- Logique d'interruption
IMR	G	- Intermediate register	- Registre intermédiaire
IN	G	- In	- Dans; entrée
INC	G	- Initial carry	- Report initial
INCR	G	- Increment, increase	- Augmentation; augmenter
IND	G	- Indicate	- Indiquer
INH	G	- Inhibit	- Interdire
INIT	G	- Initialisation	- Initialisation
INOP	G	- Inoperable	- Non fonctionnel
INT	G	- Interrupt	- Interrompre; interruption
INTE	G	- Interrupt enable	- Autorisation d'interruption
IOACK	G	- Input/output acknowledge	- Accusé de réception d'entrée/de sortie
IORD	G	- Input/output read	- Lecture d'entrée/ de sortie

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

IORQ	G	- Input/output request	- Demande d'entrée/de sortie
IOS	G	- Input overflow status	- Etat de dépassement de capacité d'entrée
IOW	G	- Input/output write	- Ecriture d'entrée/ de sortie
IP	G	- Input port	- Entrée
IPL	G	- Interrupt priority level	- Niveau d'interruption prioritaire
IRA	G	- Interrupt request address	- Adresse de demande d'interruption
IREF	W	- Current reference	- Courant de référence
IRP	G	- Interrupt request parity error	- Erreur de parité de demande d'interruption
IRQ	G	- Interrupt request	- Demande d'interruption
IRR	G	- Interrupt request ready	- Demande d'interruption prête
ISS	G	- Input sign status	- Etat du signe d'entrée
IZS	G	- Input zero status	- Etat du zéro d'entrée
J	W	- J-input (of a bistable element)	- Entrée J (d'un opérateur bistable)
K	W	- K-input (of a bistable element)	- Entrée K (d'un opérateur bistable)
KBD	G	- Keyboard	- Clavier
KEY	G	- Key	- Touche
L	G	- Local	- Local
LACS	G	- Listener active state	- Etat actif d'écouteur
LADS	G	- Listener addressed state	- Etat adressé d'écouteur
LAG	G	- Listen address group	- Groupe d'adresse d'écoute
LBY	G	- Low order byte	- Multiplet de poids faible
LC	G	- Latch control	- Régisseur de verrou
LCH	G	- Latch	- Verrou
LD	G	- Load	- Charger

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

LDTACK	G	- Local data transfer acknowledge	- Accusé de réception de transfert de données locales
LEN	G	- Latch enable	- Validation verrou
LFT	G	- Left	- A gauche
LIACK	G	- Local interrupt acknowledge	- Accusé de réception d'interruption locale
LIC	G	- Last instruction cycle	- Dernier cycle d'instructions
LIM	G	- Limit	- Limiter l'amplitude
LIRQ	G	- Local interrupt request	- Demande d'interruption locale
LIS	G	- Listener idle state	- Etat libre d'écouteur
LLBY	G	- Load lower byte	- Charge multiplet inférieure
LN	G	- Line	- Ligne
LOC	G	- Location	- Emplacement
LOCK	G	- Lock	- Verrouillage
LON	G	- Listen only	- Ecoute uniquement
LP	G	- Local pulse	- Impulsion locale
LPAS	G	- Listener primary addressed state	- Etat adressé primaire d'écouteur
LPE	G	- Local poll enable	- Validation d'interrogation locale
LPIS	G	- Listener primary idle state	- Etat libre primaire d'écouteur
LR	G	- Logical reference	- Référence logique
LRC	G	- Longitudinal redundancy check	- Contrôle par redondance longitudinale
LS	G	- Local storage	- Mémoire locale
LSB	G	- Least significant bit	- Binaire le moins significatif
LSBY	G	- Least significant byte (LSB if no confusion is likely)	- Multiplet le moins significatif (si aucun risque de confusion: LSB)
LSEL	G	- Latch select	- Sélection verrou
LSTB	G	- Latch strobe	- Impulsion verrou
LST	G	- Local state	- Etat local
LT	G	- Light test, lamp test	- Essai lumière

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

LTN	G	- Listen	- Ecoute
LUBY	G	- Load upper byte	- Charge multiplet supérieure
LUN	G	- Local unlisten	- Absence d'écoute locale
LVL	G	- Level	- Niveau
LWLS	G	- Local with lockout state	- Etat local avec verrouillage
LZ	G	- Logical zero	- Zéro logique
Mm	W	- MODE dependency	- Dépendance MODE
MA	G	- Memory address	- Adresse mémoire
MAG	G	- Magnitude	- Amplitude
MARG	G	- Memory address register	- Registre d'adresses
MAX	G	- Maximum	- Maximum
MAXCNT	G	- Maximum count	- Contenu de compteur maximal
MCRG	G	- Microcode register	- Registre microprogramme
MCY	G	- Machine cycle	- Cycle machine
MD	G	- Mode	- Mode
MEM	G	- Memory enable	- Validation mémoire
MIC	G	- Microphone	- Microphone
MIN	G	- Minimum	- Minimum
MISO	G	- Master in, slave out	- Maître «in», esclave «out»
MLA	G	- My listen address	- Mon adresse de réception
MMPER	G	- Main memory parity error	- Erreur de parité de la mémoire principale
MOD	G	- Modifier; modulo	- Modificateur; modulo
MOSI	G	- Master out, slave in	- Maître «out», esclave «in»
MR	G	- Master reset	- Remise générale à l'état initial
MRD	G	- Memory read	- Lecture mémoire
MRG	G	- Memory register	- Registre mémoire
MRQ	G	- Memory request	- Demande mémoire

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES
MRY	G	- Memory ready	- Mémoire prête
MSA	G	- My secondary address	- Mon adresse secondaire
MSB	G	- Most significant bit	- Binaire de poids le plus élevé
MSBY	G	- Most significant byte (MSB if no confusion is likely)	- Multiplet de poids le plus élevé (MSB, si aucune confusion n'est possible)
MSG	G	- Message	- Message
MSK	G	- Mask	- Masque
MST	G	- Master	- Principal; maître
MSYN	G	- Master synchronization	- Synchronisation générale
MTA	G	- My talk address	- Mon adresse d'émission
MTCH	G	- Match	- Adapter
MTR	G	- Motor	- Moteur
MUTE	G	- Mute	- Silence
MWR	G	- Memory write	- Écriture mémoire
Nm	W	- NEGATE dependency	- Dépendance NON
NACK	G	- Negative acknowledge	- Accusé de réception négatif
NBYA	G	- New byte available	- Nouvelle disponibilité d'octets
NDV	G	- Normalize device	- Dispositif normalisé
NEG	G	- Negative	- Négatif
NMI	G	- Non-maskable Interrupt	- Interruption non masquable
NODE	G	- Node	- Point logique
NOP	G	- No operation	- Aucune opération
NPRS	G	- Negative poll response state	- Etat de réponse d'interrogation négatif
NRFD	G	- Not ready for data	- Non prêt pour donnée
NRZ	G	- Non-return to zero	- Sans retour à zéro
NULBY	G	- Null byte	- Multiplet zéro

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

OAV	G	- Output available	- Validation de lecture
ODD	G	- Odd	- Imparité
OEN	G	- Output enable	- Autorisation de sortie
OFF	G	- Off	- Fermé
OFL	G	- Overflow	- Dépassement de capacité
OFS	G	- Offset	- Décalage
OLC	G	- Output latch	- Verrou de sortie
ON	G	- On	- Ouvert
OP	G	- Output port	- Sortie
OPB	G	- Operation bit	- Opération binaire
OPE	G	- Operable	- Fonctionnel
OPRG	G	- Operation register	- Registre d'opération
OPT	G	- Operation	- Opération
OSA	G	- Other secondary address	- Autre adresse secondaire
OSC	G	- Oscillator	- Oscillateur
OUT	G	- Out, output	- Sortie; de sortie
OVR	G	- Overrun	- Dépassement
OVRERR	G	- Overrun error	- Erreur de dépassement
P	W	- Operand (digital)	- Opérande (digitale)
PACS	G	- Parallel poll addressed to confirm state	- Etat d'interrogation parallèle adressée à confirmer
PAM	G	- Pulse amplitude modulation	- Variation d'amplitude d'impulsion
PAR	G	- Parity (in combinations also P, e.g. PCHK)	- Parité (dans une combinaison aussi P, par exemple PCHK)
PC	G	- Program counter	- Compteur du programme
PCG	G	- Primary command group	- Groupe de commande primaire
PCH	G	- Precharge	- Précharge

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

PCI	G	- Program controlled interrupt	- Interruption commandée par le programme
PCM	G	- Pulse code modulation	- Variation du code d'impulsion
PCS	G	- Peripheral chip select	- Sélection puce périphérique
PCY	G	- Peripheral cycle	- Cycle périphérique
PDN	G	- Power down	- Mettre en veilleuse
PER	G	- Parity error	- Erreur de parité
PF	G	- Pre-fetch	- Prélecture
PGM	G	- Program	- Programme
Pm	W	- Operand input or output (digital)	- Entrée ou sortie opérande numérique
POL	G	- Polarity	- Polarité
PON	G	- Power on	- Sous tension
POS	G	- Positive, position	- Positif; position
PP	G	- Parallel poll	- Interrogation parallèle
PPAS	G	- Parallel poll active state	- Etat actif d'interrogation parallèle
PPC	G	- Parallel poll configure	- Configuration d'interrogation parallèle
PPD	G	- Parallel poll disable	- Neutralisation d'interrogation parallèle
PPE	G	- Parallel poll enable	- Validation d'interrogation parallèle
PPIS	G	- Parallel poll idle state	- Etat libre d'interrogation parallèle
PPM	G	- Pulse position modulation	- Variation de la position d'impulsion
PPON	G	- Processor power on	- Processeur sous tension
PPRES	G	- Parallel poll response	- Réponse d'interrogation parallèle
PPSS	G	- Parallel poll standby state	- Etat d'attente d'interrogation parallèle
PPU	G	- Parallel poll unconfigure	- Interrogation parallèle non configurée
PPWR	G	- Processor power	- Puissance du processeur
PRCHG	G	- Precharge	- Précharge
PRI	G	- Priority	- Priorité
PRL	G	- Parallel	- Parallèle
PROC	G	- Process	- Processus

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

PROP	G	- Propagate	- Propager
PRT	G	- Port	- Entrée/sortie
PSE	G	- Program store enable	- Validation de mémoire de programme
PSEL	G	- Port select	- Sélection entrée/sortie
PST	G	- Program status	- Etat programme
PUCS	G	- Parallel poll unaddressed to confirm state	- Etat d'interrogation parallèle non adressé à confirmer
PUP	G	- Pull-up	- Exécution haute
PWC	G	- Pulse width control	- Commande de largeur d'impulsion
PWM	G	- Pulse width modulator	- Modulateur de largeur d'impulsion
PWR	G	- Power (in combinations: P)	- Puissance (dans une combinaison: P)
Q	W	- Operand (digital)	- Opérande (digitale)
Qm	W	- Operand (digital)	- Opérande (digitale)
R	W	- Reset	- Mise à zéro
RAC	G	- Remote active; remote activation	- Activation à distance
RAM[GRAPH]	G	- Graphics RAM	- Mémoire aléatoire pour fonctions graphiques
RAS	G	- Row address strobe	- Impulsion de sélection de ligne
RB	G	- Ripple blanking input or output	- Entrée ou sortie de suppression de faisceau d'ondulation
RCCL	G	- Recirculate input	- Entrée de circulation
RCINT	G	- Internal resistance/capacitance	- Résistance/capacité interne
RCIR	G	- Recirculate	- Recirculer
RCIRC	G	- Recirculate control	- Commande de circulation
RCX	G	- External resistance, subsidiary	- Résistance externe, auxiliaire
RD	G	- Read	- Lecture
RDA	G	- Read address	- Adresse de lecture

LANGUE ADDITIONNELLE
ADDITIONAL LANGUAGE

LEGENDES

DESCRIPTIONS

W/G

DESIGNATION

RCLK	G	- Read clock	- Horloge de lecture
RDD	G	- Read data	- Lecture de donnée
RDE	G	- Read enable	- Autorisation de lecture
RDG	G	- Read gate	- Porte de lecture
RDL	G	- Reset delay	- Retard de mise à zéro
RDY	G	- Ready	- Prêt
REF	G	- Reference	- Référence
REFH	G	- Reference high	- Niveau haut
REJ	G	- Reject	- Rejet
REFL	G	- Reference low	- Niveau bas
REM	G	- Remote	- Distance
REMS	G	- Remote state	- Etat à distance
REN	G	- Remote enable	- Validation à distance
REQ	G	- Request (RQ is preferred)	- Demande (RQ de préférence)
RES	G	- Reset (R is preferred)	- Mise à zéro; remise à l'état initial (R de préférence)
REST	G	- Restart	- Remise en marche
RETX	G	- Retransmit	- Retransmettre
REV	G	- Reverse	- Inverse
RFB	G	- Register feed back	- Registre de traitement par lots
RFD	G	- Ready for data	- Prêt pour données
RFSH	G	- Refresh	- Rafraîchir
RGL	G	- Regulated	- Régulé
RGT	G	- Right	- A droite
RICK	G	- Ripple clock output	- Sortie de l'horloge d'ondulation
RINT	W	- Internal resistance	- Résistance interne
RM	G	- Remote	- A distance
Rm	W	- RESET dependency	- Dépendance MISE À ZÉRO