

**RAPPORT
TECHNIQUE
TECHNICAL
REPORT**

**CEI
IEC**

TR 61352

Première édition
First edition
2000-11

**Mnémoniques et symboles
pour circuits intégrés**

**Mnemonics and symbols
for integrated circuits**



Numéro de référence
Reference number
CEI/IEC/TR 61352:2000

Numérotation des publications

Depuis le 1er janvier 1997, les publications de la CEI sont numérotées à partir de 60000. Ainsi, la CEI 34-1 devient la CEI 60034-1.

Editions consolidées

Les versions consolidées de certaines publications de la CEI incorporant les amendements sont disponibles. Par exemple, les numéros d'édition 1.0, 1.1 et 1.2 indiquent respectivement la publication de base, la publication de base incorporant l'amendement 1, et la publication de base incorporant les amendements 1 et 2.

Informations supplémentaires sur les publications de la CEI

Le contenu technique des publications de la CEI est constamment revu par la CEI afin qu'il reflète l'état actuel de la technique. Des renseignements relatifs à cette publication, y compris sa validité, sont disponibles dans le Catalogue des publications de la CEI (voir ci-dessous) en plus des nouvelles éditions, amendements et corrigenda. Des informations sur les sujets à l'étude et l'avancement des travaux entrepris par le comité d'études qui a élaboré cette publication, ainsi que la liste des publications parues, sont également disponibles par l'intermédiaire de:

- Site web de la CEI (www.iec.ch)
- Catalogue des publications de la CEI

Le catalogue en ligne sur le site web de la CEI (www.iec.ch/catlg-f.htm) vous permet de faire des recherches en utilisant de nombreux critères, comprenant des recherches textuelles, par comité d'études ou date de publication. Des informations en ligne sont également disponibles sur les nouvelles publications, les publications remplacées ou retirées, ainsi que sur les corrigenda.

- IEC Just Published

Ce résumé des dernières publications parues (www.iec.ch/JP.htm) est aussi disponible par courrier électronique. Veuillez prendre contact avec le Service client (voir ci-dessous) pour plus d'informations.

- Service clients

Si vous avez des questions au sujet de cette publication ou avez besoin de renseignements supplémentaires, prenez contact avec le Service clients:

Email: custserv@iec.ch
Tél: +41 22 919 02 11
Fax: +41 22 919 03 00

Publication numbering

As from 1 January 1997 all IEC publications are issued with a designation in the 60000 series. For example, IEC 34-1 is now referred to as IEC 60034-1.

Consolidated editions

The IEC is now publishing consolidated versions of its publications. For example, edition numbers 1.0, 1.1 and 1.2 refer, respectively, to the base publication, the base publication incorporating amendment 1 and the base publication incorporating amendments 1 and 2.

Further information on IEC publications

The technical content of IEC publications is kept under constant review by the IEC, thus ensuring that the content reflects current technology. Information relating to this publication, including its validity, is available in the IEC Catalogue of publications (see below) in addition to new editions, amendments and corrigenda. Information on the subjects under consideration and work in progress undertaken by the technical committee which has prepared this publication, as well as the list of publications issued, is also available from the following:

- IEC Web Site (www.iec.ch)
- Catalogue of IEC publications

The on-line catalogue on the IEC web site (www.iec.ch/catlg-e.htm) enables you to search by a variety of criteria including text searches, technical committees and date of publication. On-line information is also available on recently issued publications, withdrawn and replaced publications, as well as corrigenda.

- IEC Just Published

This summary of recently issued publications (www.iec.ch/JP.htm) is also available by email. Please contact the Customer Service Centre (see below) for further information.

- Customer Service Centre

If you have any questions regarding this publication or need further assistance, please contact the Customer Service Centre:

Email: custserv@iec.ch
Tel: +41 22 919 02 11
Fax: +41 22 919 03 00

**RAPPORT
TECHNIQUE
TECHNICAL
REPORT**

**CEI
IEC
TR 61352**

Première édition
First edition
2000-11

**Mnémoniques et symboles
pour circuits intégrés**

**Mnemonics and symbols
for integrated circuits**

© IEC 2000 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission
Telefax: +41 22 919 0300

3, rue de Varembe Geneva, Switzerland
e-mail: inmail@iec.ch IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

R

Pour prix, voir catalogue en vigueur
For price, see current catalogue

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

MNÉMONIQUES ET SYMBOLES POUR CIRCUITS INTÉGRÉS

AVANT-PROPOS

- 1) La CEI (Commission Électrotechnique Internationale) est une organisation mondiale de normalisation composée de l'ensemble des comités électrotechniques nationaux (Comités nationaux de la CEI). La CEI a pour objet de favoriser la coopération internationale pour toutes les questions de normalisation dans les domaines de l'électricité et de l'électronique. A cet effet, la CEI, entre autres activités, publie des Normes internationales. Leur élaboration est confiée à des comités d'études, aux travaux desquels tout Comité national intéressé par le sujet traité peut participer. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec la CEI, participent également aux travaux. La CEI collabore étroitement avec l'Organisation Internationale de Normalisation (ISO), selon des conditions fixées par accord entre les deux organisations.
- 2) Les décisions ou accords officiels de la CEI concernant les questions techniques représentent, dans la mesure du possible, un accord international sur les sujets étudiés, étant donné que les Comités nationaux intéressés sont représentés dans chaque comité d'études.
- 3) Les documents produits se présentent sous la forme de recommandations internationales. Ils sont publiés comme normes, spécifications techniques, rapports techniques ou guides et agréés comme tels par les Comités nationaux.
- 4) Dans le but d'encourager l'unification internationale, les Comités nationaux de la CEI s'engagent à appliquer de façon transparente, dans toute la mesure possible, les Normes internationales de la CEI dans leurs normes nationales et régionales. Toute divergence entre la norme de la CEI et la norme nationale ou régionale correspondante doit être indiquée en termes clairs dans cette dernière.
- 5) La CEI n'a fixé aucune procédure concernant le marquage comme indication d'approbation et sa responsabilité n'est pas engagée quand un matériel est déclaré conforme à l'une de ses normes.
- 6) L'attention est attirée sur le fait que certains des éléments du présent rapport technique peuvent faire l'objet de droits de propriété intellectuelle ou de droits analogues. La CEI ne saurait être tenue pour responsable de ne pas avoir identifié de tels droits de propriété et de ne pas avoir signalé leur existence.

La tâche principale des comités d'études de la CEI est l'élaboration des Normes internationales. Toutefois, un comité d'études peut proposer la publication d'un rapport technique lorsqu'il a réuni des données de nature différente de celles qui sont normalement publiées comme Normes internationales, cela pouvant comprendre, par exemple, des informations sur l'état de la technique.

La CEI 61352, qui est un rapport technique, a été établie par le sous-comité 3A: Symboles graphiques pour schémas, du comité d'études 3 de la CEI: Documentation et symboles graphiques.

Le texte de ce rapport technique est issu des documents suivants:

Projet d'enquête	Rapport de vote
3A/460/CDV	3A/472A/RVC

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de ce rapport technique.

Cette publication a été rédigée selon les Directives ISO/CEI, Partie 3.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

MNEMONICS AND SYMBOLS FOR INTEGRATED CIRCUITS

FOREWORD

- 1) The IEC (International Electrotechnical Commission) is a worldwide organization for standardization comprising all national electrotechnical committees (IEC National Committees). The object of the IEC is to promote international co-operation on all questions concerning standardization in the electrical and electronic fields. To this end and in addition to other activities, the IEC publishes International Standards. Their preparation is entrusted to technical committees; any IEC National Committee interested in the subject dealt with may participate in this preparatory work. International, governmental and non-governmental organizations liaising with the IEC also participate in this preparation. The IEC collaborates closely with the International Organization for Standardization (ISO) in accordance with conditions determined by agreement between the two organizations.
- 2) The formal decisions or agreements of the IEC on technical matters express, as nearly as possible, an international consensus of opinion on the relevant subjects since each technical committee has representation from all interested National Committees.
- 3) The documents produced have the form of recommendations for international use and are published in the form of standards, technical specifications, technical reports or guides and they are accepted by the National Committees in that sense.
- 4) In order to promote international unification, IEC National Committees undertake to apply IEC International Standards transparently to the maximum extent possible in their national and regional standards. Any divergence between the IEC Standard and the corresponding national or regional standard shall be clearly indicated in the latter.
- 5) The IEC provides no marking procedure to indicate its approval and cannot be rendered responsible for any equipment declared to be in conformity with one of its standards.
- 6) Attention is drawn to the possibility that some of the elements of this technical report may be the subject of patent rights. The IEC shall not be held responsible for identifying any or all such patent rights.

The main task of IEC technical committees is to prepare International Standards. However, a technical committee may propose the publication of a technical report when it has collected data of a different kind from that which is normally published as an International Standard, for example "state of the art".

IEC 61352, which is a technical report, has been prepared by sub-committee 3A: Graphical symbols for diagrams, of IEC technical committee 3: Documentation and graphical symbols.

The text of this technical report is based on the following documents:

Enquiry draft	Report on voting
3A/460/CDV	3A/472A/RVC

Full information on the voting for the approval of this technical report can be found in the report on voting indicated in the above table.

This publication has been drafted in accordance with the ISO/IEC Directives, Part 3.

Le comité a décidé que le contenu de cette publication ne sera pas modifié avant 2004. A cette date, la publication sera

- reconduite;
- supprimée;
- remplacée par une édition révisée, ou
- amendée.

Ce document, purement informatif, ne doit pas être considéré comme une Norme internationale.

IECNORM.COM: Click to view the full PDF of IEC TR 61352:2000

Withdrawn

The committee has decided that the contents of this publication will remain unchanged until 2004. At this date, the publication will be

- reconfirmed;
- withdrawn;
- replaced by a revised edition, or
- amended.

This document which is purely informative is not to be regarded as an International Standard.

Withdrawn
IECNORM.COM: Click to view the full PDF of IEC TR 61352:2000

MNÉMONIQUES ET SYMBOLES POUR CIRCUITS INTÉGRÉS

1 Généralités

Ce document donne des recommandations, avant tout destinées aux projeteurs et manufacturiers des circuits intégrés, afin d'arriver aux symboles pour des opérateurs avec une utilisation cohérente des mnémoniques et des symboles distinctifs. Il tend à répondre à deux objectifs:

- en ce qui concerne les symboles type boîte blanche, il offre un rappel des désignations normalisées;
- en ce qui concerne les symboles type boîte grise, il a pour but de délimiter la gamme des variations possibles.

Les symboles de type boîte blanche sont des symboles dans lesquels le comportement fonctionnel d'un opérateur est entièrement décrit à l'aide de moyens normalisés; les règles pertinentes et les explications se trouvent dans la CEI 60617-12, chapitres I...V et dans la CEI 60617-13, chapitres I...V et les articles 17 et 18 du chapitre VI.

Les symboles de type boîte grise sont des symboles dans lesquels le comportement fonctionnel d'un opérateur, le plus souvent à cause de sa complexité, est décrit (en partie) par des moyens qui diffèrent de ceux qui sont utilisés pour les symboles de type boîte blanche, en particulier par des références aux documentations supplémentaires; les règles pertinents et les explications se trouvent dans la CEI 60617-12, chapitre VI.

Quand la lettre W apparaît dans la deuxième colonne des tableaux suivants, cela signifie que la désignation correspondante peut être indifféremment utilisée dans les symboles type boîte blanche et dans les symboles type boîte grise. La lettre G dans la seconde colonne signifie que la désignation correspondante ne peut être employée que dans les symboles type boîte grise, ou entre crochets, dans les symboles type boîte blanche (par exemple [PDN] comme information supplémentaire pour la «tension coupée»). Dans ces tableaux, les légendes en anglais se trouvent dans la troisième colonne et les légendes en français dans la quatrième, parce que souvent les désignations sont empruntées aux termes anglais.

Quand la lettre m est utilisée, elle doit être remplacée par la valeur appropriée, le nombre d'identification, longueur de cycle, nombre de bits ou numéro de séquence, selon le cas (avec une exception de Am pour l'ajustage de gain). Quand $m_1 \times m_2$ apparaît, m_1 doit être remplacé par le nombre de mots et m_2 par le nombre de bits par mot. Voir les articles 50 et 51 de la CEI 60617-12.

MNEMONICS AND SYMBOLS FOR INTEGRATED CIRCUITS

1 General

This document gives recommendations, mainly to designers and manufacturers of integrated circuits, in order to arrive at symbols for devices with a consistent use of mnemonics and qualifying symbols. It is intended to serve two purposes, namely:

- for white-box symbols, it gives a review of standardized designations;
- for gray-box symbols, it is intended to limit the range of possible variations.

White-box symbols are symbols in which the functional behaviour of an element is fully described by standardized means; the relevant rules and explanations are to be found in IEC 60617-12, Chapters I ...V and in IEC 60617-13, Chapters I...V and Clauses 17 and 18 of Chapter VI.

Gray-box symbols are symbols in which the functional behaviour of an element, mostly because of its complexity, is (partly) described by other means than those used for white-box symbols, particularly by referring to supporting documentation; the relevant rules and explanations are to be found in IEC 60617-12, Chapter VI.

Where in the following tables the letter W is shown in the second column, this means that the designation concerned may be used in white-box symbols, as well as in gray-box symbols. A letter G in the second column means that the designation concerned may only be used in gray-box symbols, or in white-box symbols between square brackets (e.g., [PDN] as additional information for "power down"). In these tables, the English descriptions appear in the third column and the French in the fourth, because in many cases designations are derived from terms in English.

Where the letter m is used, it shall be replaced by the relevant value, identifying number, cycle length, number of bits or sequential number, as each case demands (with the exception of Am for gain adjust). Where $m_1 \times m_2$ is shown, m_1 shall be replaced by the number of words and m_2 by the number of bits per word. See clauses 50 and 51 of IEC 60617-12.

2 Mnemonics and symbols for functions

General qualifying symbols (GQS) and indications for the functions of elements. Only a part of the mathematical functions are shown here (e.g., cot, exp, etc. are not shown)

2 Mnémoniques et symboles pour des fonctions

Les symboles distinctifs généraux (SDG) et les indications sur la fonction des éléments. Seule une partie des fonctions mathématiques figurent ici (par exemple, cot, exp, etc. ne figurent pas)

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
∞	W	- Infinite gain	- Gain infini	
$\triangleright$	W	- Amplifier	- Amplificateur	
$\cap$	W	- Analogue (in contrast with digital)	- Analogique (en opposition à numérique)	
#	W	- Digital (in contrast with analogue)	- Numérique (en opposition à analogique)	
$\cap/\#$	W	- Analogue-to digital convertor	- Convertisseur analogique vers numérique	
$\#/ \cap$	W	- Digital-to-analogue convertor	- Convertisseur numérique vers analogique	
//	W	- Galvanic isolation (instead of single /)	- Isolation galvanique (au lieu d'un / unique)	
Σ	W	- Adder	- Additionneur	
Π	W	- Element with hysteresis	- Opérateur à hystérésis	
Φ	G	- Gray box	- Opérateur pour fonction complexe	
$\sqcap$	W	- Monostable element, retriggerable	- Opérateur monostable, redéclenchable	
μC	G	- Micro computer; micro controller (see MUC)	- Micro-ordinateur; microrégisseur (voir MUC)	
μP	G	- Micro processor (see MUP)	- Microprocesseur (voir MUP)	
Π	W	- Multiplier	- Multiplicateur	
$\int$	W	- 617-13: integrator	- 617-13 : intégrateur	
d/dt	W	- 617-13: differentiator	- 617-13 : différenciateur	
$f\phi$ -COMP	W	- Frequency-phase comparator	- Comparateur de phase de fréquence	
ϕ -COMP	W	- Phase comparator	- Comparateur de phase	
≥ 1	W	- OR element	- Opérateur OU	
$\geq m$	W	- Logic threshold element	- Element à seuil logique	
$>n/2$	W	- Majority element	- Opérateur de majorité	
!G	W	- Astable element, synchronously starting	- Opérateur astable avec synchronisation du démarrage	
!G!	W	- Astable element, synchronously starting, stopping after completing the last pulse	- Opérateur astable avec synchronisation du démarrage et de l'arrêt sur la fin d'un créneau	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
&	W	- AND element	- Opérateur ET	
1	W	- Buffer (without special amplification)	- Opérateur OUI (sans amplification particulière)	
1┐	W	- Monostable element, non-retriggerable	- Opérateur monostable, non redéclenchable	
2k	W	- EVEN element	- Opérateur de parité	
2k+1	W	- ODD element	- Opérateur d'impairité	
=	W	- Logic identity element	- Opérateur d'identité logique	
=1	W	- Exclusive OR element	- Opérateur OU exclusif	
=m	W	- m and only m element	- Opérateur m et seulement m	
ADC	W	- Analogue-to-digital converter (↔ # is preferred)	- Convertisseur analogique vers numérique (↔ # de préférence)	
ALU	W	- Arithmetic logic unit	- Opérateur logique et arithmétique	
ART	G	- Asynchronous receiver /transmitter	- Récepteur/transmetteur asynchrone	
ASCII	W	- American standard code for information interchange	- Code normalisé américain utilisé pour les échanges d'information	
BAM	G	- Bus arbitration module	- Module d'arbitrage des accès au bus	
BAUDOT	W	- Baudot code	- Code Baudot	
BBUC	G	- Battery back-up controller	- Régisseur d'alimentation de secours par batterie	
BCD	W	- Binary coded decimal	- Décimale codée en binaire	
BCR	G	- Bar code reader; batch-card reader	- Lecteur de code à barres	
BCRC	G	- Bar-code reader controller; batch-card reader controller	- Régisseur de code à barres; Régisseur de lecteur de cartes par lots	
BIM	G	- Bus interrupter module	- Module de rupteur de bus	
BIN	W	- Binary	- Binaire	
BTC	G	- Bus traffic controller	- Régisseur d'exploitation du bus	
CAMm1xm2	W	- Content-addressable memory	- Mémoire adressable par le contenu	
CCO	G	- Current-controlled oscillator	- Oscillateur commandé en courant	
CCD	G	- Charge-coupled device	- Circuit à couplage de charge	
CHG	G	- Character generator	- Générateur de caractères	
CIA	G	- (Advanced) Communication interface adapter	- Adaptateur (élaboré) d'interface de communication	
CIRG	G	- Circulating register	- Registre bouclé	
CLKGEN	G	- Clock generator	- Générateur d'horloge	
mCMPL	W	- m-Complement, e.g., 2CMPL = two's complement	- m-Complément, par exemple 2CMPL = complément de deux	
CODEC	G	- Coder/decoder	- Convertisseur de codes/ décodeur	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
COMP	W	- Magnitude comparator	- Comparateur de grandeur	
CPG	W	- Look ahead carry generator (carry propagate and generate)	- Générateur de retenue anticipée (propager et générer d'une retenue)	
CPROC	G	- Co-processor	- Coprocesseur	
CPT	G	- Computer	- Calculateur	
CPU	G	- Central processing unit	- Unité centrale de traitement	
CRC	G	- Cyclic-redundancy checker	- Contrôleur de redondance cyclique	
CRG	G	- Control register	- Registre de commande	
CRTC	G	- Cathode-ray tube controller	- Régisseur de tube cathodique	
CTRDIVm	W	- Counter (cycle length m)	- Compteur (avec longueur de cycle m)	
CTRm	W	- Counter (cycle length 2 ^m)	- Compteur (avec longueur de cycle 2 ^m)	
DAC	W	- Digital-to-analogue convertor (# / ∞ is preferred)	- Convertisseur numérique vers analogique (# / ∞ de préférence)	
DEC	W	- Decimal, 1-of-10	- Décimal, 1 de 10	
DENC	G	- Data-encryption convertor	- Convertisseur de cryptage d'information	
DESU	G	- Data-encryption-standard unit (following DES algorithm)	- Version normale de cryptage d'information (suivant l'algorithme DES)	
DLC	G	- (Advanced or high level) data-link controller	- Commande (élaborée ou de haut niveau) de liaison de données	
DMAC	G	- Direct-memory-access controller	- Régisseur d'accès direct à la mémoire	
DMAI	G	- Direct-memory-access interface	- Interface d'accès direct à la mémoire	
DPRAM	G	- Dual-port random-access memory	- Mémoire à deux accès	
DPY	W	- Display element	- Élément afficheur	
DRAMm1xm2	G	- Dynamic random-access memory	- Mémoire RAM dynamique	
DRAMC	G	- Dynamic-RAM controller	- Régisseur de mémoire RAM dynamique	
DRG	G	- Data register	- Registre de données	
DTMF	G	- Dual tone multi frequency device	- Dispositif multifréquence à deux tonalités	
DSP	G	- Digital signal processor	- Traitement des signaux numériques	
DSRGm	G	- Dynamic shift register	- Registre à décalage dynamique	
DX	W	- Demultiplexer	- Démultiplexeur	
EBCDIC	W	- Extended binary coded decimal information code	- Code étendu d'informations décimales codées en binaire	
EDCU	G	- Error detection and correction unit	- Unité de détection et de correction d'erreurs	
EEPROMm1xm2	G	- Electrically erasable programmable read-only memory	- Mémoire morte programmable effaçable électriquement	
EPLD	G	- Erasable programmable logic device	- Dispositif logique programmable effaçable	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
EEPLD	G	- Electrically erasable programmable logic device	- Dispositif logique programmable électriquement effaçable	
EPROMm1xm2	G	- Erasable programmable read-only memory	- Mémoire morte programmable effaçable	
EXP	W	- 617-13: Exponential function	- 617-13: Fonction exponentielle	
EX3	W	- Excess 3	- Excès 3	
EX3GR	G	- Excess 3 Gray	- Excès 3 gris	
fCOMP	W	- Frequency comparator	- Comparateur de fréquence	
FDC	G	- Floppy-disk controller	- Régisseur de disque souple	
FIFOm1xm2	W	- First-in first-out memory	- Mémoire file d'attente	
FLL	G	- Frequency-locked loop element	- Élément de boucle d'asservissement en fréquence	
FPCP	G	- Floating-point co-processor	- Coprocesseur à virgule flottante	
FPGA	G	- Field-programmable gate array (preferred: PLD)	- Réseau de portes programmable par l'utilisateur (PLD de préférence)	
FPLA	G	- Field-programmable logic array (preferred: PLD)	- Réseau logique programmable par l'utilisateur (PLD de préférence)	
FPP	G	- Floating-point processor	- Traitement en virgule flottante	
FRAM	G	- Ferro-electrical random-access memory	- Mémoire RAM ferro-électrique	
FSK	G	- Frequency-shift keying element	- Élément de modulation de déplacement de fréquence	
f/U	W	- 617-13: Frequency-to-Voltage convertor	- 617-13: Convertisseur fréquence/tension	
f/V	W	- 617-13: Frequency-to-Voltage convertor	- 617-13: Convertisseur fréquence/tension	
G	W	- Generator, oscillator, astable element	- Générateur, oscillateur, élément astable	
GPB	G	- General purpose interface bus element	- Élément de bus universel	
G!	W	- Astable element, stopping after completing the last pulse	- Opérateur astable avec synchronisation de l'arrêt à la fin d'un créneau	
HDC	G	- Hard-disk controller	- Régisseur de disque dur	
HEX	W	- Hexadecimal, 1-of-16	- Hexadécimal, 1 de 16	
HPIB	G	- Hewlett Packard Instrument bus protocol	- Protocole du bus des instruments de Hewlett Packard	
HPRI	W	- Highest-priority, highest priority encoder	- Codeur de priorité	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
I=0	W	- Bistable element with internal 0-state at power on	- Opérateur bistable avec état interne 0 à la mise sous tension	
I=1	W	- Bistable element with internal 1-state at power on	- Opérateur bistable avec état interne 1 à la mise sous tension	
IEC	G	- IEC protocol	- Protocole CEI	
IEEE	G	- IEEE protocol	- Protocole IEEE	
INTGEN	G	- Interrupt generator	- Générateur d'interruption	
ISDN	G	- Integrated Service Digital Network protocol (in combinations with, e.g., C: controller)	- Protocole de Réseau numérique à intégration de services (dans combinaisons avec par exemple C: régisseur)	
ISO-7	G	- ISO 7-bit code	- Code ISO 7-binaire	
ISO-8	G	- ISO 8-bit code	- Code ISO 8-binaire	
LANC	G	- Local area network controller	- Régisseur de réseau informatique local	
LIFOm1xm2	G	- Last-in first-out memory	- Mémoire LIFO/ mémoire pile inverse	
log	W	- 617-13: Logarithmic function	- 617-13: fonction logarithmique	
MANCH	G	- Manchester code	- Code Manchester	
MARG	G	- Memory address register	- Registre d'adresses	
MCRG	G	- Microcode register	- Registre de microprogramme	
MDC	G	- Multiple-disk controller	- Régisseur de disque multiple	
MDX	W	- Multiplexer/demultiplexer	- Multiplexeur/démultiplexeur	
MFP	G	- Multi-function peripheral element	- Élément périphérique multifonction	
MMU	G	- Memory management unit	- Régisseur de mémoire virtuelle	
MODEM	G	- Modulator/demodulator	- Modem	
MPCC	G	- Multi-protocol communication controller	- Régisseur de communication multi-protocole	
MPU	G	- Main processing unit (for micro processing unit use μ P)	- Unité principale de traitement (pour unité centrale à microprocesseur, utiliser μ P)	
MUC	G	- Micro computer (preferred: μ C)	- Microordinateur (μ C de préférence)	
MUP	G	- Micro-processor (preferred: μ P)	- Microprocesseur (μ P de préférence)	
MUX	W	- Multiplexer (digital)	- Multiplexeur (numérique)	
NAC	G	- Network architecture controller	- Régisseur de structure de réseau	
NVRAM	W	- Non-volatile RAM	- Mémoire morte non volatile	
OCT	W	- Octal, 1-of-8	- Octal, 1-de-8	
OTP	G	- One-time programmable (as a prefix)	- Programmable une fois (comme préfixe)	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
OTPROM	G	- One-time programmable ROM	- ROM programmable une fois	
P-Q	W	- 617-12: Subtractor (digital only)	- 617-12: Soustracteur (seulement numérique)	
PCI	G	- Programmable communication interface	- Interface de communication programmable	
PG	G	- Polynomial generator	- Générateur polynomial	
PGA	G	- Programmable gate array (preferred: PLD)	- Matrice de portes programmable (PLD de préférence)	
PGC	G	- Polynomial generator and checker	- Générateur et contrôleur polynomial	
PIO	G	- Parallel I/O element	- Opérateur d'accès parallèle	
PIPOm	G	- Parallel-in parallel-out register	- Registre à accès parallèles	
PIPOm1xm2	G	- Parallel-in parallel-out memory	- Mémoire à accès parallèles	
PISOm	G	- Parallel-in serial-out register	- Registre à entrée parallèle et sortie série	
PISOm1xm2	G	- Parallel-in serial-out memory	- Mémoire à entrée parallèle et sortie série	
PIT	G	- Programmable interval timer	- Générateur d'intervale de temps programmable	
PLA	G	- Programmable logic array (preferred: PLD)	- Matrice logique programmable (PLD de préférence)	
PLD	G	- Programmable logic device	- Dispositif de logique programmable	
PLL	G	- Phase-locked loop element/ unit	- Élément/unité de boucle à phase asservie	
PPI	G	- Programmable peripheral interface	- Interface périphérique programmable	
PRI	G	- Priority encoder	- Codeur de priorité	
PROC	G	- Processor	- Processeur	
PROMm1xm2	W	- Programmable read-only memory	- Mémoire programmable à lecture seule	
PSK	G	- Phase-shift keying element/ unit	- Élément/unité de modulation par déplacement de phase	
PSRAM	G	- Pseudo-static random-access memory	- Mémoire vive pseudo-statique	
RAMm1xm2	W	- Random-access memory (by default: static)	- Mémoire à accès aléatoire (statique par défaut)	
REG	G	- Register (in combinations preferred: RG)	- Registre (dans les combinaisons, de préférence: RG)	
ROMm1xm2	W	- Read-only memory	- Mémoire morte	
RS232	G	- RS232 protocol	- Protocole RS232	
RS366	G	- RS366 protocol	- Protocole RS366	
RS422	G	- RS422 protocol	- Protocole RS422	
RS423	G	- RS423 protocol	- Protocole RS423	

SDG GQS	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
RTCLK	G	- Real-time clock	- Horloge horaire	
RTX	G	- Receiver/transmitter	- Récepteur/ Transmetteur	
RX	G	- Receiver	- Récepteur	
SAR	G	- Successive approximation register	- Registre d'approximations successives	
SCC	G	- Serial communication controller	- Registre de liaisons série	
SCSI	G	- Small computer system interface controller	- Régisseur d'interface de système d'ordinateur de faible puissance	
mSEG	W	- m-Segment code, e.g. 7SEG = 7-segment code	- Code segment-m, par exemple 7 SEG= code segment 7	
SEL	G	- Selector (preferred: MUX)	- Sélecteur (MUX de préférence)	
SH	W	- Sample-and-hold element	- Opérateur échantillonneur-bloqueur	
SIO	G	- Serial I/O element	- Opérateur d'accès sériel	
SIPOm	G	- Serial-in parallel-out register	- Registre d'entrée série et/ou sortie parallèle	
SIPOm1xm2	G	- Serial-in parallel-out memory	- Mémoire d'entrée série et/ou sortie	
SISOm	G	- Serial-in serial-out register	- Registre d'accès sériel	
SISOm1xm2	G	- Serial-in serial-out memory	- Mémoire d'accès sériel	
SLAC	G	- Subscriber-line audioprocessing circuit	- Processeur audio pour ligne d'abonné	
SLIC	G	- Subscriber-line interface circuit	- Joncteur d'abonné	
SRGm	W	- Shift register	- Registre à décalage	
SSIO	G	- Synchronous serial I/O element	- Opérateur d'accès sériel synchrone	
STRG	G	- Status register	- Registre d'état	
SYNC	G	- Synchronizer; synchronous (as a prefix: S, e.g., SDLC, SSIO)	- Synchronisateur; synchrone (S: utilisé comme préfixe, par exemple SDLC, SSIO)	
TIMER	G	- Timer	- Minuterie	
TRX	G	- Transceiver; transmitter + receiver; transponder	- Emetteur-récepteur; transmetteur + récepteur; répondeur	
TX	G	- Transmitter	- Transmetteur	
UART	G	- Universal asynchronous receiver/transmitter (preferred: SIO)	- Interface de transmission asynchrone (SIO de préférence)	
U/f	W	- 617-13: Voltage-to-frequency convertor	- 617-13: Convertisseur tension/fréquence	
USART	G	- Universal sync/async receiver/transmitter (preferred: SIO)	- Interface synchrone/asynchrone (SIO de préférence)	
USCC	G	- Universal serial communication controller (preferred: SCC)	- Régisseur de voie série (SCC de préférence)	

SDG GQS USRT	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
	G	- Universal synchronous receiver/transmitter (preferred: SSIO)	- Interface synchrone (SSIO de préférence)	
V.24	G	- Follows V.24 protocol (analogous for V.28 etc.)	- Protocole V.24 (analogue à V.28 etc.)	
VCO	G	- Voltage-controlled oscillator	- Oscillateur commandé en tension	
VDG	G	- Video display generator	- Générateur de présentation vidéo	
VFC	G	- Voltage-to-frequency convertor (V/f is preferred)	- Convertisseur tension/fréquence (V/f de préférence)	
VFO	G	- Variable-frequency oscillator	- Oscillateur à fréquence variable	
VRAM	G	- Video RAM	- Mémoire RAM vidéo	
VSP	G	- Video signal processor	- Traitement de signaux vidéo	
V/f	W	- Voltage-to-frequency convertor	- Convertisseur tension/fréquence	
WORM	G	- Write once, read many times	- Une seule écriture, plusieurs lectures	
X21	G	- X21 protocol	- Protocole X21	
X25	G	- X25 protocol	- Protocole X25	
X+Y	W	- 617-13: Adder (analogue only)	- Additionneur (analogique seulement)	
X-Y	W	- 617-13: Subtractor (analogue only)	- Soustracteur (analogique seulement)	
$\frac{X}{Y}$	W	- 617-13: Divider (analogue only)	- Diviseur (analogique seulement)	
X/Y or X//Y	W	- 617-12: Signal converter, level converter or code converter (digital)	- Convertisseur de signaux, convertisseur de niveau ou convertisseur de code (numérique)	
XO	G	- Crystal oscillator	- Oscillateur à quartz	
XTCO	G	- Crystal temperature-controlled oscillator	- Oscillateur à quartz thermostaté	
XY	W	- 617-13: Multiplier (analogue)	- 617-13: Multiplieur (analogique)	

3 Mnemonics and qualifying symbols associated with inputs and outputs

Designations for the function of terminals may be followed by:

I or O to distinguish between inputs and outputs, e.g., CASI: cascading input; CASO cascading output

I/O when a terminal is alternately used as input and output, e.g., BUS I/O: Bus input and output.

3 Mnémoniques et symboles distinctifs associés aux accès

Les désignations relatives à la fonction des terminaux peuvent être suivies de:

I ou O pour différencier entrées et sorties, par exemple, CASI: «cascading input»; CASO: «cascading output»

I/O quand un terminal est utilisé alternativement comme entrée et comme sortie, par exemple BUS I/O: «Bus input and output»

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
→ m	W	- Shifting input, left to right or top to bottom	- Entrée à décalage de gauche à droite ou de haut en bas	
← m	W	- Shifting input, right to left or bottom to top	- Entrée à décalage de droite à gauche ou de bas en haut	
!	W	- Compare output of associative memory	- Sortie de comparaison de mémoire associative	
?	W	- Query input of associative memory	- Entrée d'interrogation de mémoire associative	
"1"	W	- Fixed-mode input	- Entrée de mode fixe	
+m	W	- Counting-up input	- Entrée de comptage	
-m	W	- Counting-down input	- Entrée de décomptage	
Σ CY	G	- Sum carry	- Report de somme	
Σ EV	G	- Sum even	- Nombre pair	
Σ ODD	G	- Sum odd	- Nombre impair	
*REF	W	- Reference input or output; * to be replaced by the symbol for the reference quantity, e.g., U, I, f	- Entrée ou sortie de référence; * est à remplacer par le symbole de la grandeur physique de référence, par exemple: U, I, f	
A	W	- Input or output affected by an Am-input	- Entrée ou sortie affectée par une entrée Am	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
A*	W	- Adjustment terminal; A* to be replaced by ADJ, or “*” to be replaced by one of the following indications: B, CL, f, H, m, OFS, P, SR, SYM, T, U, V, WF, Z, ϕ or ϕ	- Accès de réglage; A* est à remplacer par ADJ, ou bien seul «*» est à remplacer par une des indications suivantes: B, CL, f, H, m, OFS, P, SR, SYM, T, U, V, WF, Z, ϕ ou ϕ	
Am	W	- 617-12: Address input (with ADDRESS dependency)	- 617-12: Entrée adresse (avec dépendance ADRESSE)	
	W	- 617-13: Gain adjust (here the “m” should not be replaced)	- 617-13: Ajustage de gain (ici, le «m» ne doit pas être remplacé)	
A ϕ	W	- 617-13: Adjust phase	- 617-13: Ajustage de phase	
AB	W	- 617-13: Adjust bias	- 617-13: Ajustage de polarisation	
AC	G	- a.c. supply voltage	- Tension d'alimentation en courant alternatif	
ACC	G	- Accept; accepted	- Accepter; accepté	
ACG	G	- Addressed command group	- Groupe de commande	
ACK	G	- Acknowledge	- Accuse de réception	
ACL	W	- 617-13: Adjust current limit	- 617-13: Ajustage de limitation de courant	
ACRS	G	- Acceptor-ready state	- Etat d'acceptateur prêt	
ACT	G	- Activate	- Activation	
AD	G	- Address and data	- Adresse et données	
AdB	W	- 617-13: Adjust attenuation	- 617-13: Ajustage d'atténuation	
ADJ	W	- 617-13: Adjust	- 617-13: Ajustage	
ADR	G	- Address	- Adresse	
ADS	G	- Accept-data state	- Etat d'acceptation de données	
Af	W	- 617-13: Adjust frequency	- 617-13: Ajustage de fréquence	
AGR	G	- Access granted	- Accès accordé	
AH	W	- 617-13: Adjust hysteresis	- 617-13: Ajustage d'hystérésis	
	G	- Acceptor handshake	- Mise en liaison d'acceptateur	
AIS	G	- Acceptor-idle state	- Etat d'acceptateur libre	
ALC	G	- Address-latch	- Verrou adresse	
ALE	G	- Address-latch enable	- Validation du verrou adresse	
ALI	G	- Alarm Inhibit	- Inhibition d'alarme	
ALME	G	- Alarm enable	- Validation d'alarme	
ANA	G	- Analogue	- Analogue	
ANRS	G	- Acceptor-not-ready state	- Etat d'acceptateur non prêt	
AOFS	W	- 617-13: Adjust offset	- 617-13: Ajustage de décalage	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
AP	W	- 617-13: Adjust power	- 617-13: Ajustage de puissance	
APRS	G	- Affirmative poll response state	- Etat de réponse d'interrogation affirmative	
ARDY	G	- Asynchronous ready	- Prêt asynchrone	
ARG	G	- Address register	- Registre d'adresses	
ARQ	G	- Access request	- Demande d'accès	
ASL	G	- Slope adjustment	- Ajustage de pente	
ASR	W	- 617-13: Adjust slew rate	- 617-13: Ajustage de vitesse de balayage	
ASTR	G	- Address strobe	- Validation d'adresse	
ASYM	W	- 617-13: Adjust symmetry	- 617-13: Ajustage de symétrie	
ASYN	G	- Asynchronously	- Asynchroniquement	
AT	W	- 617-13: Adjust temperature	- 617-13: Ajustage de température	
ATTN	G	- Attention	- Attention	
AU	W	- 617-13: Adjust voltage	- 617-13: Ajustage de tension	
AV	G	- Available	- Disponible	
	W	- 617-13: Adjust voltage (if confusing, AU is preferred)	- 617-13: Ajustage de tension (AU de préférence, si risque de confusion)	
AVMA	G	- Advanced (early) VMA signal	- Signal en avance (prématuré) d'adresse mémoire valable	
AWF	W	- 617-13: Adjust waveform	- 617-13: Ajustage de forme d'onde	
AWNS	G	- Acceptor-wait-for-new-cycle state	- Attente d'acceptateur pour l'état de cycle nouveau	
AX	G	- Address, x-coordinate	- Adresse, coordonnée x	
AY	G	- Address, y-coordinate	- Adresse, coordonnée y	
AZ	W	- 617-13: Adjust impedance	- 617-13: Ajustage d'impédance	
BACK	G	- Bus acknowledge (IEC 821)	- Reconnaissance d'accès au bus (CEI 821)	
BAL	G	- Balance	- Equilibre	
BAV	G	- Bus available	- Bus disponible	
BCL	G	- Bus clear	- Libération du bus	
BCR	G	- Buffer counter reset	- Mise à zéro du compteur à mémoire tampon	
BCSEL	G	- Buffer chip select	- Sélection puce à mémoire tampon	
BDA	G	- Bus data address	- Adresse des données bus	
BEN	G	- Bus enable	- Validation bus	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
BFE	G	- Buffer enable	- Validation mémoire tampon	
BG	W	- Borrow-generate input or output	- Retenue engendrée	
BGACK	G	- Bus grant acknowledge (IEC 821)	- Reconnaissance d'allocation de bus (CEI 821)	
BGRQ	G	- Bus grant request (IEC 821)	- Demande d'allocation de bus (CEI 821)	
BI	W	- Borrow-in input	- Entrée retenue	
BLACK	G	- Bus interrupt acknowledge (IEC 821)	- Reconnaissance d'interruption d'accès au bus (CEI 821)	
BIAS	G	- Bias	- Polarisation	
BIRQ	G	- Bus interrupt request (IEC 821)	- Demande d'interruption d'accès au bus (CEI 821)	
BIP	G	- Bipolar	- Bipolaire	
BIT	G	- Bit (Binary digit)	- Binaire	
BLNK	G	- Blank, blanking	- Espace; espacement	
BLK	G	- Block	- Bloc	
BO	W	- Borrow-out output	- Sortie fournissant la retenue	
BOFS	G	- Bipolar offset	- Décalage bipolaire	
BP	W	- Borrow-propagate input or output	- Entrée ou sortie de retenue propagée	
BR	G	- Branch	- Rupture de séquence	
BRC	G	- Baud rate clock	- Horloge de cadence télégraphique	
BRDG	G	- Bridge	- Réseau en pont	
BRP	G	- Bus reply	- Réponse d'accès au bus	
BRQ	G	- Bus request (IEC 821)	- Demande d'accès au bus (CEI 821)	
BRY	G	- Buffer ready	- Mémoire tampon prête	
BS	G	- Bootstrap	- Programme d'amorçage	
BST	G	- Bus status	- Etat bus	
BSYN	G	- Bus synchronize	- Synchronisation bus	
BUF	G	- Buffer	- Mémoire tampon	
BUS	G	- Bus	- Bus	
BUSY	G	- Busy	- Occupé	
BYTE	G	- Byte	- Multiplet; octet	
BY	G	- Byte (in combinations only)	- Multiplet (seulement dans combinaisons)	
BYAV	G	- Byte available	- Octet disponible	
BYP	G	- Bypass	- Dérivation	
BYSEL	G	- Byte select	- Sélection multiplet	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
Cm	W	- Control input (with CONTROL dependency)	- Entrée commande (avec dépendance COMMANDE)	
CACS	G	- Cantroller-active state	- Etat d'activation de régisseur	
CADS	G	- Controller-addressed state	- Etat de régisseur adressé	
CAR	G	- Carry (in combinaison also: C)	- Report (C: en combinaisons également)	
CAS	G	- Column address strobe	- Impulsion de sélection de colonne	
CASC	G	- Cascade	- Cascade	
CASCFB	G	- Cascade feedback	- Réaction de cascade	
CAWS	G	- Controller-active wait-state	- Etat d'attente d'activation du régisseur	
CC	G	- Condition code	- Code d'état	
CD	G	- Code (in combinations)	- Code (en combinaisons)	
CDSEL	G	- Code select	- Sélection de code	
CE	G	- Chip enable (preferred: FEN, function EN input)	- Validation de boîtier (de préférence: FEN, entrée fonction EN)	
Cf(x)	W	- Frequency compensation; x to be replaced by indication of property or quantity for which should be compensated	- Compensation de fréquence; x est à remplacer par indication sur la propriété ou quantité nécessitant la compensation	
CG	W	- Carry-generate input or output	- Sortie ou entrée de retenue engendrée	
CH	G	- Channel	- Canal	
CHB	G	- Chroma bias	- Polarisation de chrominance	
CHK	G	- Check	- Vérification; contrôle	
CHSEL	G	- Channel select	- Sélection canal	
CI	W	- Carry-in input	- Entrée retenue	
CIC	G	- Counter increment	- Augmentation de compteur	
CIDS	G	- Controller-idle state	- Etat de régisseur libre	
CIH	G	- Clock inhibit	- Invalidation de l'horloge	
CINT	W	- Internal capacitance, subsidiary	- Capacité interne auxiliaire	
CKE	G	- Clock enable	- Validation d'horloge	
CLA	G	- Carry look ahead	- Anticipation de retenue	
CLC	G	- Clear counter (preferred: CT= 0)	- Compteur libre (de préférence CT= 0)	
CLK	G	- Clock	- Horloge	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
CLR	G	- Clear	- Effacer	
CLSEL	G	- Clock select	- Sélection de l'horloge	
CMD	G	- Command	- Commande; instruction; ordre	
CMP	G	- Compare	- Comparaison	
CMPL	G	- Complement (see for mCMPL chapter 2)	- Complément (cf chapitre 2 pour mCMPL)	
CMR	G	- Counter master reset	- Principale mise à zéro du compteur	
CNT	G	- Count	- Comptage	
CNV	G	- Convert	- Convertir	
CO	W	- Carry-out output; ripple carry output	- Sortie retenue	
COFS	G	- Compensate offset	- Compenser décalage	
COL	G	- Column	- Colonne	
COLL	G	- Collision	- Collision	
COM	G	- Common	- Commun	
CORR	G	- Correct, corrected	- Corriger, corrigé	
CP	W	- Carry-propagate input or output	- Entrée ou sortie de retenue propagée	
CPD	G	- Carry predict	- Prédire report	
CPG	G	- Carry propagate and generate	- Propager et générer un report	
CPN	W	- Compensate	- Compenser	
CPPS	G	- Controller parallel poll state	- Etat d'interrogation parallèle de régisseur	
CPWS	G	- Controller parallel poll wait state	- Etat d'attente d'interrogation parallèle de régisseur	
CR	G	- Control register	- Compteur d'instructions	
CRC	G	- Cyclic redundancy check	- Contrôle de redondance cyclique	
CS	G	- Current sense (analogue) (ISNS is preferred)	- Sense du courant (analogue) (ISNS de préférence)	
CS	G	- Chip select	- Sélection puce	
CSB	G	- Control strobe	- Impulsion de commande	
CSBS	G	- Controller-stand-by state	- Etat d'attente du régisseur	
CSEL	G	- Chip select	- Sélection puce	
CSL	G	- Column select lines	- Lignes de sélection de colonne	
CSNS	G	- Controller service not requested state	- Etat non requis, régisseur en service	
CSRS	G	- Controller service requested state	- Etat requis, régisseur en service	
CSWS	G	- Controller synchronous wait state	- Etat d'attente, régisseur synchrone	
CT*	W	- Content output (see 617-12-09-46)	- Sortie indiquant le contenue (cf 617-12-09-46)	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
CT=m	W	- Content input	- Entrée imposant un contenu	
CTD	G	- Count down	- Comptage régressif	
CTRL	G	- Control, controller	- Commande, régisseur	
CTRS	G	- Controller transfer state	- Etat de transfert de régisseur	
CTS	G	- Clear to send (CCITT V.24, RS232C)	- Prêt à envoyer (CCITT V.24, RS232C)	
CTT	G	- Conditional test	- Test conditionnel	
CTU	G	- Count up	- Comptage progressif	
CU	G	- Current (in combinations)	- Courant (en combinaisons)	
CURR	G	- Current (in combinations also CU)	- Courant (CU en combinaisons également)	
CUST	G	- Current status; present status	- Etat actuel	
CX	W	- External capacitor	- Condensateur externe	
CYC	G	- Cycle, cyclic (in combinations also CY)	- Cycle, cyclique (CY en combinaisons également)	
CY	G	- Cycle, cyclic (in combinations)	- Cycle, cyclique (en combinaisons)	
D	G	- Data (in combinations only)	- Données (en combinaisons seulement)	
mD	W	- Data input (with CONTROL dependency)	- Entrée de données (avec dépendance de COMMANDE)	
DACC	G	- Data accepted	- Donnée acceptée	
DACK	G	- Data acknowledge	- Accusé de réception des données	
DATA	G	- Data (in combinations: D)	- Données (en combinaisons: D)	
DB	G	- Data bus	- Bus de données	
DBE	G	- Data bus enable	- Validation du bus de données	
DBG	G	- Device bus grant	- Reconnaissance de bus de dispositif	
DBR	G	- Device bus request	- Demande de bus de dispositif	
DBY	G	- Data byte	- Multiplet d'information	
DC	G	- d.c. supply voltage	- Tension d'alimentation en courant continu	
DCAS	G	- Device clear active state	- Etat actif de libération de dispositif	
DCD	G	- Data carrier detect (CCITT V24, RS232C)	- Détecteur de porteuse de données (CCITT V.24, RS232C)	
DCIS	G	- Device clear idle state	- Etat libre de libération de dispositif	
DCL	G	- Device clear	- Libération du dispositif	
DDR	G	- Data direction	- Direction de données	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
DEC	G	- Decode	- Décoder	
DECR	G	- Decrement; decrease	- Diminution; amortissement	
DECRY	G	- Decrypt	- Déchiffrer	
DEN	G	- Data enable	- Autorisation de transfert	
DET	G	- Detect; detector	- Détecter; détecteur	
DEV	G	- Device	- Dispositif	
DEVSEL	G	- Device select	- Sélection dispositif	
DI	G	- Data in	- Entrée des données	
DIE	G	- Data in enable	- Autorisation d'entrée des données	
DIO	G	- Data in/out	- Entrée/sortie de données	
DIR	G	- Direction	- Sens; direction	
DIS	G	- Disable	- Neutraliser	
DIV	G	- Divide; divider	- Diviser; diviseur	
DLY	G	- Delay	- Retard	
DMA	G	- Direct memory access	- Accès direct à la mémoire	
DMAACK	G	- DMA request acknowledge	- Accusé de réception de la demande d'accès direct à la mémoire	
DMAG	G	- DMA grant	- Reconnaissance d'accès direct à la mémoire	
DMARQ	G	- DMA request	- Demande d'accès direct à la mémoire	
DO	G	- Data out	- Sortie des informations	
DOE	G	- Data out enable	- Autorisation de sortie des informations	
DP	G	- Decimal point	- Signe décimal	
DPE	G	- Data port enable	- Validation d'accès des données	
DPTR	G	- Data pointer	- Pointer de donnée	
DPY	G	- Display	- Affichage	
DRDY	G	- Data ready	- Données prêtes	
DRE	G	- Data receive enable	- Validation de la réception des données	
DRG	G	- Data register	- Registre données	
DRQ	G	- Data request	- Demande données	
DRV	G	- Drive; driver	- Amplificateur	
DSTR	G	- Data strobe	- Impulsion de données	
DSK	G	- Disk	- Disque	
DSEL	G	- Data select	- Sélection de données	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
DSR	G	- Data set ready (CCITT V.24, RS232C)	- Poste de données prêt (CCITT V.24, RS232C)	
DST	G	- Destination	- Destination	
DTA	G	- Data transfer acknowledge	- Accusé de réception de transfert de données	
DTAS	G	- Device trigger active state	- Etat actif du déclencheur de dispositif	
DTC	G	- Dead time control	- Régisseur de temps de récupération	
DTE	G	- Data transmit enable	- Autorisation de transmission de données	
DTIS	G	- Device trigger idle state	- Etat libre du déclencheur de dispositif	
DTR	G	- Data terminal ready (CCITT V.24, RS232C)	- Terminal de données prêt (CCITT V.24, RS232C)	
DV	G	- Data valid	- Donnée valable	
DWN	G	- Down	- A rebours	
DYE	G	- Display enable	- Validation affichage	
E	G	- Enable (in combinations)	- Valider (en combinaisons)	
	W	- Extension input; extender output	- Entrée supplémentaire; sortie d'un extenseur	
ECLK	G	- Enable clock	- Validation horloge	
ECR	G	- Error control register	- Registre de limitation de l'erreur	
ECS	G	- Enable current status	- Etat du courant de validation	
EDS	G	- Error detection support	- Support de détection des erreurs	
EFL	G	- Enable flag	- Drapeau validé	
ELOP	G	- Elementary operation	- Opération élémentaire	
EN	W	- Enable input (in combination also E)	- Entrée validée (E en combinaisons également)	
ENC	G	- Encode, encoder	- Coder	
ENCRY	G	- Encrypt	- Crypter	
END	G	- End	- Fin; finir	
ENLG	G	- Enable next level group	- Validation du groupe de niveau suivant	
ENm	W	- ENABLE dependency	- Dépendance VALIDATION	
ENP	G	- Enable precompensation	- Précompensation validée	
EOC	G	- End of convert	- Fin de conversion	
EOF	G	- End of file	- Fin de fichier	
EOL	G	- End of line	- Fin de ligne	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
EOP	G	- End of process	- Fin de processus	
EOS	G	- End of string	- Fin de chaîne	
EOT	G	- End of transmission	- Fin de transmission	
ERR	G	- Error	- Erreur	
ERS	G	- Erase	- Oblitérer	
ERW	G	- Error word	- Terme d'erreur	
ETF	G	- Empty flag	- Drapeau vide	
ETLG	G	- Enable this level group	- Validation du présent niveau de groupe	
ETY	G	- Empty	- Vide; vider	
EV	G	- Even	- Parité	
EVT	G	- Event	- Événement	
EXT	G	- External	- Externe	
fREF	G	- Frequency reference	- Référence de fréquence	
FB	G	- First bit	- Premier binaire	
FBK	G	- Feedback	- Réaction	
FBY	G	- First byte	- Premier multiplet	
FDT	G	- Flag detection	- Détection drapeau	
FEN	G	- Function enable	- Validation fonction	
FERR	G	- Framing error	- Erreur de cadrage	
FF	G	- Full flag	- Drapeau plein	
FILT	G	- Filter	- Filtrer	
FIR	G	- Fast interrupt request	- Demande d'interruption rapide	
FL	G	- First load	- Première charge	
FLD	G	- Field	- Zone	
FLG	G	- Flag	- Drapeau	
FLT	G	- Fault	- Défaut	
FLX	G	- External flag	- Drapeau externe	
FRM	G	- Frame	- «Frame»	
FSC	G	- Field sync	- Synchronisation des trames	
FSEL	G	- Function select	- Sélection fonction	
FW	G	- Forward	- Direct	
GEN	G	- Generate	- Générer	
GENR	G	- General reset	- Mise à zéro générale	
GET	G	- Group execute trigger	- Déclencheur d'exécution de groupe	
Gm	W	- AND dependency	- Dépendance ET	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
GOON	G	- Go on	- Continuer	
GRT	G	- Grant; granted	- Accord; accordé	
GTL	G	- Go to local	- Aller à local	
GTS	G	- Go to standby	- Aller à attente	
H	W	- 617-13: Hold (in analogue circuits)	- 617-13: maintien (en circuits analogiques)	
	G	- Horizontal (in combinations)	- Horizontal (en combinaisons)	
HACK	G	- Hold acknowledge	- Accusé de réception de maintien	
HBC	G	- Host bus control	- Commande du bus hôte	
HBV	G	- High order byte	- Multiplet de poids fort	
HDR	G	- Head direction	- Sens de la tête	
HER	G	- Hamming error	- Erreur de Hamming	
HLT	G	- Halt	- Arrêt	
HLD	G	- Hold (digital)	- Maintien (numérique)	
HOR	G	- Horizontal (in combination also H)	- Horizontal (en combinaison également H)	
HRG	G	- Holding register	- Registre de maintien	
HSYN	G	- Horizontal sync	- Synchrone horizontal	
HYS	G	- Hysteresis	- Hystérésis	
I	W	- Current	- Courant	
I ² C	G	- Inter-IC bus protocol	- Protocole de bus I ² C	
IACK	G	- Interrupt acknowledge	- Accusé de réception d'interruption	
ICL	G	- Interface clear	- Effacer l'interface	
ID	G	- Identify; identification	- Identifier; identification	
IDX	G	- Index	- Index	
IFD	G	- Intermediate frequency decoupling	- Découplage de fréquence intermédiaire	
ILC	G	- Input latch	- Verrou d'entrée	
ILG	G	- Interrupt logic	- Logique d'interruption	
IMR	G	- Intermediate register	- Registre intermédiaire	
IN	G	- In	- Dans; entrée	
INC	G	- Initial carry	- Report initial	
INCR	G	- Increment, increase	- Augmentation; augmenter	
IND	G	- Indicate	- Indiquer	
INH	G	- Inhibit	- Interdire	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
INIT	G	- Initialisation	- Initialisation	
INOP	G	- Inoperable	- Non fonctionnel	
INT	G	- Interrupt	- Interrompre; interruption	
INTE	G	- Interrupt enable	- Autorisation d'interruption	
IOACK	G	- Input/output acknowledge	- Accusé de réception d'entrée et de sortie	
IORD	G	- Input/output read	- Lecture d'entrée et de sortie	
IORQ	G	- Input/output request	- Demande d'entrée/de sortie	
IOS	G	- Input overflow status	- Etat de dépassement de capacité d'entrée	
IOW	G	- Input/output write	- Ecriture d'entrée et de sortie	
IP	G	- Input port	- Entrée	
IPL	G	- Interrupt priority level	- Niveau d'interruption prioritaire	
IRA	G	- Interrupt request address	- Adresse de demande d'interruption	
IREF	W	- Current reference	- Courant de référence	
IRP	G	- Interrupt request parity error	- Erreur de parité de demande d'interruption	
IRQ	G	- Interrupt request	- Demande d'interruption	
IRR	G	- Interrupt request ready	- Demande d'interruption prête	
ISS	G	- Input sign status	- Etat du signe d'entrée	
IZS	G	- Input zero status	- Etat du zéro d'entrée	
J	W	- J-input (of a bistable element)	- Entrée J (d'un opérateur bistable)	
K	W	- K-input (of a bistable element)	- Entrée K (d'un opérateur bistable)	
KBD	G	- Keyboard	- Clavier	
KEY	G	- Key	- Touche	
L	G	- Local	- Local	
LACS	G	- Listener active state	- Etat actif d'écouteur	
LADS	G	- Listener addressed state	- Etat adressé d'écouteur	
LAG	G	- Listen address group	- Groupe d'adresse d'écoute	
LBY	G	- Low order byte	- Multiplet de poids faible	
LC	G	- Latch control	- Régisseur de verrou	
LCH	G	- Latch	- Verrou	
LD	G	- Load	- Charger	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
LDTACK	G	- Local data transfer acknowledge	- Accusé de réception de transfert de données locales	
LEN	G	- Latch enable	- Validation verrou	
LFT	G	- Left	- A gauche	
LIACK	G	- Local interrupt acknowledge	- Accusé de réception d'interruption locale	
LIC	G	- Last instruction cycle	- Dernier cycle d'instructions	
LIM	G	- Limit	- Limiter l'amplitude	
LIRQ	G	- Local interrupt request	- Demande d'interruption locale	
LIS	G	- Listener idle state	- Etat libre d'écouteur	
LLBY	G	- Load lower byte	- Charge multiplet inférieure	
LN	G	- Line	- Ligne	
LOC	G	- Location	- Emplacement	
LOCK	G	- Lock	- Verrouillage	
LON	G	- Listen only	- Ecoute uniquement	
LP	G	- Local pulse	- Impulsion locale	
LPAS	G	- Listener primary addressed state	- Etat adressé primaire d'écouteur	
LPE	G	- Local poll enable	- Validation d'interrogation locale	
LPIS	G	- Listener primary idle state	- Etat libre primaire d'écouteur	
LR	G	- Logical reference	- Référence logique	
LRC	G	- Longitudinal redundancy check	- Contrôle par redondance longitudinale	
LS	G	- Local storage	- Mémoire locale	
LSB	G	- Least significant bit	- Binaire le moins significatif	
LSBY	G	- Least significant byte (LSB if no confusion is likely)	- Multiplet le moins significatif (si aucun risque de confusion: LSB)	
LSEL	G	- Latch select	- Sélection verrou	
LSTB	G	- Latch strobe	- Impulsion verrou	
LST	G	- Local state	- Etat local	
LT	G	- Light test, lamp test	- Essai lumière	
LTN	G	- Listen	- Ecoute	
LUBY	G	- Load upper byte	- Charge multiplet supérieure	
LUN	G	- Local unlisten	- Absence d'écoute local	
LVL	G	- Level	- Niveau	
LWLS	G	- Local with lockout state	- Etat local avec verrouillage	
LZ	G	- Logical zero	- Zéro logique	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
Mm	W	- MODE dependency	- Dépendance MODE	
MA	G	- Memory address	- Adresse mémoire	
MAG	G	- Magnitude	- Amplitude	
MARG	G	- Memory address register	- Registre d'adresses	
MAX	G	- Maximum	- Maximum	
MAXCNT	G	- Maximum count	- Contenu de compteur maximum	
MCRG	G	- Microcode register	- Registre microprogramme	
MCY	G	- Machine cycle	- Cycle machine	
MD	G	- Mode	- Mode	
MEM	G	- Memory enable	- Validation mémoire	
MIC	G	- Microphone	- Microphone	
MIN	G	- Minimum	- Minimum	
MISO	G	- Master in, slave out	- Maître «in», esclave «out»	
MLA	G	- My listen address	- Mon adresse de réception	
MMPER	G	- Main memory parity error	- Erreur de parité de la mémoire principale	
MOD	G	- Modifier; modulo	- Modificateur, modulo	
MOSI	G	- Master out, slave in	- Maître «out», esclave «in»	
MR	G	- Master reset	- Remise générale à l'état initial	
MRD	G	- Memory read	- Lecture mémoire	
MRG	G	- Memory register	- Registre mémoire	
MRQ	G	- Memory request	- Demande mémoire	
MRY	G	- Memory ready	- Mémoire prête	
MSA	G	- My secondary address	- Mon adresse secondaire	
MSB	G	- Most significant bit	- Binaire de poids le plus élevé	
MSBY	G	- Most significant byte (MSB if no confusion is likely)	- Multiplète de poids le plus élevé (MSB, si aucune confusion n'est possible)	
MSG	G	- Message	- Message	
MSK	G	- Mask	- Masque	
MST	G	- Master	- Principal; maître	
MSYN	G	- Master synchronization	- Synchronisation générale	
MTA	G	- My talk address	- Mon adresse d'émission	
MTCH	G	- Match	- Adapter	
MTR	G	- Motor	- Moteur	
MUTE	G	- Mute	- Silence	
MWR	G	- Memory write	- Ecriture mémoire	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
Nm	W	- NEGATE dependency	- Dépendance NON	
NACK	G	- Negative acknowledge	- Accusé de réception négatif	
NBYA	G	- New byte available	- Nouvelle disponibilité d'octets	
NDV	G	- Normalize device	- Dispositif normalisé	
NEG	G	- Negative	- Négatif	
NMI	G	- Non-maskable Interrupt	- Interruption non masquable	
NODE	G	- Node	- Point logique	
NOP	G	- No operation	- Aucune opération	
NPRS	G	- Negative poll response state	- Etat de réponse d'interrogation négatif	
NRFD	G	- Not ready for data	- Non prêt pour donnée	
NRZ	G	- Non-return to zero	- Sans retour à zéro	
NULBY	G	- Null byte	- Multiplet zéro	
OAV	G	- Output available	- Validation de lecture	
ODD	G	- Odd	- Imparité	
OEN	G	- Output enable	- Autorisation de sortie	
OFF	G	- Off	- Fermé	
OFL	G	- Overflow	- Dépassement de capacité	
OFS	G	- Offset	- Décalage	
OLC	G	- Output latch	- Verrou de sortie	
ON	G	- On	- Ouvert	
OP	G	- Output port	- Sortie	
OPB	G	- Operation bit	- Opération binaire	
OPE	G	- Operable	- Fonctionnel	
OPRG	G	- Operation register	- Registre d'opération	
OPT	G	- Operation	- Opération	
OSA	G	- Other secondary address	- Autre adresse secondaire	
OSC	G	- Oscillator	- Oscillateur	
OUT	G	- Out, output	- Sortie; de sortie	
OVR	G	- Overrun	- Dépassement	
OVRERR	G	- Overrun error	- Erreur de dépassement	
P	W	- Operand (digital)	- Opérande (digitale)	
PACS	G	- Parallel poll addressed to confirm state	- Etat d'interrogation parallèle adressée à confirmer	
PAM	G	- Pulse amplitude modulation	- Variation d'amplitude d'impulsion	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
PAR	G	- Parity (in combinations also P, e.g., PCHK)	- Parité (dans une combinaison aussi P, par exemple PCHK)	
PC	G	- Program counter	- Compteur du programme	
PCG	G	- Primary command group	- Groupe de commande primaire	
PCH	G	- Precharge	- Précharge	
PCI	G	- Program controlled interrupt	- Interruption commandée par le programme	
PCM	G	- Pulse code modulation	- Variation du code d'impulsion	
PCS	G	- Peripheral chip select	- Sélection puce périphérique	
PCY	G	- Peripheral cycle	- Cycle périphérique	
PDN	G	- Power down	- Mettre en veilleuse	
PER	G	- Parity error	- Erreur de parité	
PF	G	- Pre-fetch	- Prélecture	
PGM	G	- Program	- Programme	
Pm	W	- Operand input or output (digital)	- Entrée ou sortie opérande numérique	
POL	G	- Polarity	- Polarité	
PON	G	- Power on	- Sous tension	
POS	G	- Positive, position	- Positif; position	
PP	G	- Parallel poll	- Interrogation parallèle	
PPAS	G	- Parallel poll active state	- Etat actif d'interrogation parallèle	
PPC	G	- Parallel poll configure	- Configuration d'interrogation parallèle	
PPD	G	- Parallel poll disable	- Neutralisation d'interrogation parallèle	
PPE	G	- Parallel poll enable	- Validation d'interrogation parallèle	
PPIS	G	- Parallel poll idle state	- Etat libre d'interrogation parallèle	
PPM	G	- Pulse position modulation	- Variation de la position d'impulsion	
PPON	G	- Processor power on	- Processeur sous tension	
PPRES	G	- Parallel poll response	- Réponse d'interrogation parallèle	
PPSS	G	- Parallel poll standby state	- Etat d'attente d'interrogation parallèle	
PPU	G	- Parallel poll unconfigure	- Interrogation parallèle non configurée	
PPWR	G	- Processor power	- Puissance du processeur	
PRCHG	G	- Precharge	- Précharge	
PRI	G	- Priority	- Priorité	
PRL	G	- Parallel	- Parallèle	
PROC	G	- Process	- Processus	
PROP	G	- Propagate	- Propager	
PRT	G	- Port	- Entrée/sortie	
PSE	G	- Program store enable	- Validation de mémoire de programme	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
PSEL	G	- Port select	- Sélection entrée/sortie	
PST	G	- Program status	- Etat programme	
PUCS	G	- Parallel poll unaddressed to confirm state	- Etat d'interrogation parallèle non adressé à confirmer	
PUP	G	- Pull-up	- Exécution haute	
PWC	G	- Pulse width control	- Commande de largeur d'impulsion	
PWM	G	- Pulse width modulator	- Modulateur de largeur d'impulsion	
PWR	G	- Power (in combinations: P)	- Puissance (dans une combinaison: P)	
Q	W	- Operand (digital)	- Opérande (digitale)	
Qm	W	- Operand (digital)	- Opérande (digitale)	
R	W	- Reset	- Mise à zéro	
RAC	G	- Remote active; remote activation	- Activation à distance	
RAM[GRAPH]	G	- Graphics RAM	- Mémoire aléatoire pour fonctions graphiques	
RAS	G	- Row address strobe	- Impulsion de sélection de ligne	
RB	G	- Ripple blanking input or output	- Entrée ou sortie de suppression de faisceau d'ondulation	
RCCLI	G	- Recirculate input	- Entrée de circulation	
RCINT	G	- Internal resistance/capacitance	- Résistance/capacité interne	
RCIR	G	- Recirculate	- Recirculer	
RCIRC	G	- Recirculate control	- Commande de circulation	
RCX	G	- External resistance, subsidiary	- Résistance externe, auxiliaire	
RD	G	- Read	- Lecture	
RDA	G	- Read address	- Adresse de lecture	
RDCK	G	- Read clock	- Horloge de lecture	
RDD	G	- Read data	- Lecture de donnée	
RDE	G	- Read enable	- Autorisation de lecture	
RDG	G	- Read gate	- Porte de lecture	
RDL	G	- Reset delay	- Retard de mise à zéro	
RDY	G	- Ready	- Prêt	
REF	G	- Reference	- Référence	
REFH	G	- Reference high	- Niveau haut	
REJ	G	- Reject	- Rejet	
REFL	G	- Reference low	- Niveau bas	
REM	G	- Remote	- Distance	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
REMS	G	- Remote state	- Etat à distance	
REN	G	- Remote enable	- Validation à distance	
REQ	G	- Request (RQ is preferred)	- Demande (RQ de préférence)	
RES	G	- Reset (R is preferred)	- Mise à zéro; remise à l'état initial (R de préférence)	
REST	G	- Restart	- Remise en marche	
RETX	G	- Retransmit	- Retransmettre	
REV	G	- Reverse	- Inverse	
RFB	G	- Register feed back	- Registre de traitement par lots	
RFD	G	- Ready for data	- Prêt pour données	
RFSH	G	- Refresh	- Rafraîchir	
RGL	G	- Regulated	- Réguler	
RGT	G	- Right	- A droite	
RICK	G	- Ripple clock output	- Sortie de l'horloge d'ondulation	
RINT	W	- Internal resistance	- Résistance interne	
RM	G	- Remote	- A distance	
Rm	W	- RESET dependency	- Dépendance MISE À ZÉRO	
RNG	G	- Range	- Gamme	
ROW	G	- Row	- Rangée	
RPW	G	- Read pulse width	- Largeur d'impulsion de lecture	
RQ	G	- Request	- Demande	
RQPP	G	- Request parallel poll	- Interrogation parallèle de demande	
RQS	G	- Request service	- Demande de service	
RQSC	G	- Request system control	- Demande de contrôle du système	
RRDIS	G	- Receiver register disable	- Invalidation du registre récepteur	
RSH	G	- Right shift	- Décalage à droite	
RSL	G	- Register select	- Sélection registre	
RTG	G	- Retrigger	- Redéclencheur	
RTL	G	- Return to local	- Retourner sur local	
RTN	G	- Return	- Retour	
RTS	G	- Request to send (CCITT V.24, RS232C)	- Demande pour émettre des données (CCITT V.24, RS232C)	
RTX	G	- Receive/transmit (CCITT V.24, RS232C)	- Recevoir/transmettre (CCITT V.24, RS232C)	
RTZ	G	- Return to zero	- Retour à zéro	
RUN	G	- Run	- Lancement	
RWA	G	- Row address	- Adresse de rangée	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
RWC	G	- Reduced write current	- Intensité réduite du courant d'écriture	
RWE	G	- Read/write enable	- Autorisation de lecture et d'écriture	
RWLS	G	- Remote with lockout state	- Etat à distance avec verrouillage	
RWP	G	- Row preset	- Préréglage de rangée	
RX	W	- 617-12: external resistor	- 617-12: Résistance externe	
	G	- 617-12: Receiver (in combinations only)	- 617-12: Récepteur (en combinaisons seulement)	
RXA	G	- Receiver active	- Récepteur actif	
RXBE	G	- Receive buffer enable	- Validation du tampon récepteur	
RXC	G	- Receiver clock (CCITT V.24, RS232C)	- Horloge du récepteur (CCITT V.24, RS232C)	
RXD	G	- Receiver data; receive data (CCITT V.24, RS232C)	- Donnée du récepteur (CCITT V.24, RS232C)	
RXDA	G	- Receiver data available	- Disponibilité des données du récepteur	
RXDR	G	- Receive data rate	- Débit d'information du récepteur	
RXDSRQ	G	- Receiver data service request	- Demande de service de données du récepteur	
RXE	G	- Receiver enable, receive enable	- Validation du récepteur	
RXRGD	G	- Receiver register disable	- Neutralisation du registre récepteur	
RXRY	G	- Receiver ready	- Prêt à recevoir	
RXS	G	- Receiver serial	- Récepteur en série	
RXSA	G	- Receiver status available	- Disponibilité de statut	
RZ	G	- Result zero	- Résultat zéro	
S	W	- Set	- Mise à "1"	
SACK	G	- System acknowledge	- Système d'accusé de réception	
SC	G	- Scan	- Balayage	
SCAS	G	- System control active state	- Etat actif de commande du système	
SCE	G	- Serial count enable	- Validation de compte série	
SCG	G	- Secondary command group	- Groupe de commande secondaire	
SCI	G	- Sampling clock input	- Entrée d'horloge d'échantillonnage	
SCLK	G	- Serial clock	- Horloge de bus série	
SD	G	- Serial data	- Données de bus en série	
SDC	G	- Serial data input/output clock	- Horloge d'entrée /sortie de données	
SDR	G	- Serial data output request	- Demande de sortie série	
SDYS	G	- Source delay state	- Etat de retard de source	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
SE	G	- Serial expansion	- Extension série	
SEL	G	- Select (in combinations only)	- Sélection (en combinaisons seulement)	
SEN	G	- Set enable	- Validation de mise à "1"	
SER	G	- Serial	- Série	
SET	G	- Set (in the meaning of "a set of" e.g. devices, SET is allowed, in the meaning of set/reset, S is preferred)	- Set (dans le sens "un jeu de" par exemple un jeu de dispositifs, SET est possible, dans le sens "mise à 1/0", S est employé de préférence)	
SET9	G	- Set to nine (preferred CT=9)	- Mise à 9 (CT=9 de préférence)	
SFR	G	- Sync flag received	- Réception drapeau synchrone	
SGMO	G	- Segment output (display)	- Sortie de segments (affichage)	
SGNS	G	- Source generate state	- Etat de générateur de source	
SH	G	- Shift (in combinations only)	- Décalage (en combinaisons seulement)	
SHL	G	- Shift left (← is preferred)	- Décalage à gauche (← de préférence)	
SHR	G	- Shift right (→ is preferred)	- Décalage à droite (→ de préférence)	
SHS	G	- Source handshake	- Mise en liaison de source	
SIAS	G	- System control interface clear active state	- Etat actif de libération d'interface de contrôle du système	
SIC	G	- Serial input controller	- Régisseur d'entrée série	
SICLR	G	- Send interface clear	- Libération de l'interface émetteur	
SID	G	- Serial input data	- Donnée d'entrée série	
SIE	G	- Serial input enable	- Validation d'entrée série	
SIG	G	- Signal	- Signal	
SIIS	G	- System control interface clear idle state	- Etat libre de libération d'interface du système	
SIM	G	- Simulation	- Simulation	
SIMCAR	G	- Simulation carry	- Report de simulation	
SINS	G	- System control interface clear not active state	- Etat passif de libération d'interface de contrôle du système	
SINT	G	- Serial interrupt	- Interruption série	
SIS	G	- Source idle state	- Etat libre de source	
SIWS	G	- Source idle wait state	- Etat d'attente libre de source	
SLDC	G	- Selected device clear	- Libération du dispositif sélectionné	
SLV	G	- Slave	- Esclave	

DESIGNATION	W/G	DESCRIPTIONS	LEGENDES	LANGUE ADDITIONNELLE ADDITIONAL LANGUAGE
Sm	W	- SET dependency	- Dépendance MISE À UN	
SMC	G	- Simulation carry	- Report de simulation	
SNAS	G	- System control not active state	- Etat inactif de commande du système	
SNS	G	- Sense	- Détecter	
SOAS	G	- Serial odd active state	- Etat actif d'imparité série	
SOC	G	- Start of conversion	- Début de conversion	
SOD	G	- Serial output data	- Donnée de sortie série	
SOE	G	- Serial output enable	- Validation de sortie série	
SP	G	- Serial poll	- Interrogation série	
SPD	G	- Serial poll disable, speed	- Invalidation d'interrogation série, vitesse	
SPE	G	- Serial poll enable	- Validation d'interrogation série	
SPIS	G	- Serial poll idle state	- Etat libre d'interrogation série	
SPMS	G	- Serial poll mode state	- Etat de mode d'interrogation série	
SQ	G	- Squelch	- Blocage automatique	
SRAS	G	- System control remote enable active state	- Etat actif de validation à distance de commande du système	
SREN	G	- Send remote enable	- Validation à distance de l'émetteur	
SRIS	G	- System control remote enable idle state	- Etat inactif de validation à distance de commande du système	
SRNS	G	- System control remote enable not active state	- Etat libre de validation à distance de commande du système	
SRQ	G	- Service request	- Demande de service	
SRQS	G	- Service request state	- Etat de demande de service	
ST	G	- State; status	- Etat	
STAB	G	- Stabilize	- Stabiliser	
START	G	- Start	- Mise en marche; début	
STB	G	- Status bit	- Binaire d'état	
STBY	G	- Status byte	- Octet d'état	
STDBY	G	- Standby	- De secours	
STGSEL	G	- Status group select	- Sélection du groupe d'état	
STK	G	- Stack	- Pile	
STOP	G	- Stop	- Arrêt	
STOR	G	- Store; storage	- Mettre en mémoire; mémoire	
STR	G	- Strobe	- Activation par impulsion	
STRS	G	- Source transfer state	- Etat de transfert de sources	
STSTR	G	- Status strobe	- Impulsion d'état	